2

Title: Control Circuit Design for Stepping Motor

Author: Kuniaki Makabe

Publication date: May, 1987

Publisher: CQ Publishing Co., Ltd., JAPAN

5

10

15

20

In the bipolar driving:

There is a method to drive stepping motors, in addition to the unipolar driving that has a simple composition as described above, called the bipolar driving that improves the torque at low-speed areas although its circuit becomes more complicated.

With this bipolar driving, the driving is carried out as though currents are made to flow through the coil of the motor alternately. Fig. 2.6 shows a bipolar driving circuit called the bridge type. As can be seen in this circuit, it requires two times the number of transistors required for the unipolar driving.

Further, the way of winding the coil of the motor is also different, with such construction being used that 2 coils are wound in tiers in the same direction, and only terminals are separately taken out. Among them, the one in which 1 wire is wound continuously is called the monofilar winding, and the one in which 2 wires are simultaneously wound in tiers is called the bifilar winding, and the latter is featured by higher positioning precision due to the fact that, in the case of the bifilar winding, the 2 coils have the same inductance as shown in Fig. 2.7.

Fig. 2.5⁽³⁴⁾ 1-2 phase excitation in the unipolar driving

25

	(a) Excitation sequence
	Step 1
	Step 2
	Step 3
5	Step 4
	Phase A
	Phase B
	Phase C
	Phase D
10	
	(b) Movement of rotor
	Step
	Current
	Position of rotor
15	
	Fig. 2.6 (34) An example of the bipolar driving circuit
	R: Resistor for preventing excessive currents
	Fig. 2.7 Bifilar winding of the stepping motor

Rotor

Advantages and disadvantages of the unipolar driving and the bipolar driving

With the bipolar driving, although the circuit becomes more complicated as compared with the unipolar driving, the coils are thoroughly exploited, and especially because the current is flowed in the alternate directions, the PM type stepping motor that uses a permanent magnet has better efficiency as a result of an increase in torque of about two times.

5

10

15

Further, in the case of the unipolar driving, when the current is turned OFF (is made to be in the non-excited state), diodes, zenor diodes or others are used to eliminate the reverse electromotive force that flows through the coil, and as a result, the magnetic energy of the motor is consumed in such diodes or zenor diodes as well as in the coil.

Whereas in the bipolar driving, the current generated in the coil by the reverse electromotive force when it is shifted from Step 1 to Step2, goes through Diode $D_4 \rightarrow Coil \rightarrow R \rightarrow D_1$ to charge Power Supply E as shown in Fig. 2.6 with the dotted line. Therefore, the magnetic energy of the motor is thus fed back to the power supply, and the bipolar driving has better efficiency than the unipolar driving in this regard as well.

ステップング モータの 割御回路設計

実用のための基礎技術とマイコンによる制御技術

真壁國昭 著

第2章

モータを運転するための基本技術

ステッピング・モータを運転するには、第1章1.2の実験で行った、手動でスイッチを切り替えるという方法もあります。しかし、モータを手動で1.8℃け回転させたい、などという特殊な場合を除けば、手でスイッチを切り替える方法は非現実的です。実際には電子的な回路、すなわち1Cを組み合わせてモータの励磁回路を作ってやることになります。また、複雑な要素をもつ正確な位置決め用途に使う時などは、マイクロコンピュータとの組み合わせによる方法も必要になります。

そこで, この章ではモータを電子的に制御するための基本技術について紹介することに + + -

2.1 ステッピング・モータの相励磁とは

ステッピング・モータを駆動するときには、まずモータの相励磁について理解しておく必要があります.使おうとするモータは何相モータか、どんな励磁方法にすべきかという点を誤まると、正確な回転をさせることができません.そこで、モータの内部に少し立ち入って、モータの相励磁のしくみから考えてみましょう.

●モータの巻線構造から決まる

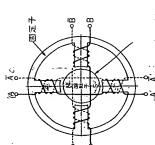
ステッピング・モータの駆動方法は,その巻線コイルにどのような形で電流を流すかによって区別されています.これはモータの種類によっても異なりますが,もっとも多く使われている bM 型と呼ばれるステッピング・モータで,ステップ角 90°の場合を例にして説m! まナ

図2.1が PM 型4相モータの巻線構造です、ステップ角は 90°ですが、角度の小さいモータでも、基本的な構造や考え方は同じです。この例の場合は、それぞれ相対する固定子(ス

2.1 ステッピング・モータの相励磁とは

35

図2.1(34) ステッピング・モータの 卷線構造 (PM 型)



ユニポーラ駆動回路例 ⊠2.2

表2.1(6) 4相モータのユニポーラ駆動

入力パルスと各相電流の関係	λη (γ/L) Δ (γ	λή CCW — CW Λήμλλ	λλη CCW — CW Tr, Tr, BAB Tr,
\$\$	人力が1相のみなのでモータの温度上光が低く、 電影が小さくてよい。用 カトルクは大きいが、ス テップしたときに譲渡線 動が大きく乱調を圧じや すいので、広鶴田のステ ップ・レートで回転させ るときは注意を要する。	常に2相が励磁されているため、起動トルクが与えられ乱調が生じにくい、相切り替え時も必ず1相は助磁とれているので、動作時に制動効果がある、ただし、モータの温度上、引かあり、1相励磁に比較して倍の電流容差を変要とする。	1相, 2相跡礁の中間の 特徴をもち, ステップ的 が1相, 2相に比較して 1/2になる, 応答ステップ・レートは 1相, 2相陽磁の2倍に なる.
入力	C.	2P	1.5P
ステップ角	り (フル・ ステップ)	, , , , , , , , , , , , , , , , , , ,	6/2 (ハーフ・ ステップ)
W.	常に…つの祖 だけに電流を 流していく方 式,	部にこのの在 に情況を消し ていく方式。	つの相と二 つの相を変更 に電流を流し ていく方式,
	イニボー <i>ト</i> 一年過度	ユニポーラ 2年過級	ユーポート 1年 2年 3年

テータ)の歯にコイルが2本ずつ巻いてあります。また、A'と $\overline{\mathrm{A}}$ 'が、B'と $\overline{\mathrm{B}}$ 'かそれぞれコ モン線として外部に出ているモータも数多くあります。

わけです.そして,一般にはユニポーラ駆動とバイポーラ駆動に区別することができます. このモータのコイルに、電流をどのように流すかによって駆動(相励磁)の方法が異なる

●ユニポーラ駆動とは

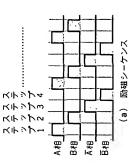
図2.2がユニポーラ駆動の回路例です。それぞれのコイルに1個のトランジスタが接続 され, トランジスタを ON することで, 各コイルに電流を流します. また, 図を見てわか B'→B) しか流れま せん。このように、コイルに一方向の電流しか流さないことからユニポーラ(片極柱) るように、コイルには一方向のみの電流 (A' \rightarrow A, $\overline{A}' \rightarrow \overline{A}$, B' \rightarrow B, 動と呼んでいます。 この駆動方式は見方を変えると、コイルには同一時間に、A 相、 $\overline{\mathrm{A}}$ 相あるいは $\overline{\mathrm{B}}$ 相 相の片側にしか電流を流していませんので、低速領域ではトルクが大きくとれないという 欠点があります。しかし、モータの電源回路を含めて、回路構成がもっとも簡単にできる ことから広く用いられています。

では、以下に4相モータでのユニポーラ駆動における相励磁シーケンスについて調べて みることにしましょう. 4 相モータには1 相励磁,2 相励磁,1-2 相励磁と呼ばれる励磁シ ーケンスがあり、この方法の選択によって入力パルスとステップ角との特性が異なってき ます。表2.1が4相モータにおけるユニポーラ駆動での励磁方式の特徴です。

● 4 相モータの 1 相励磁動作

図2.3に1相励磁でのモータの動きを示します。 ステップ 1 でトランジスタ Tr,が ON になり、A′→A に電流が流れます。コイルに電流が流れることにより、固定子(ステータ)

図2.3(34) ユニポーラ駆動 1 相励磁





(b) 回転子の動き

の歯はN, Sに励磁されます、この時, B側には電流が流れていないので, B側のステー タの歯は非励磁ですが、A側の励磁に伴い、回転子(ロータ)の永久磁石はそれぞれNと 安定した位置で停止します。 SとNが引き合い,

次にステップ2に進むと, 先に ON していた Triは OFF になり, 代わりに Trgが ON に なります. Tr₃が ON になることで, B'→ B のコイルに電流が流れ, 今度は 90°ずれている 固定子が励磁されます. そして, 時計でいえば今まで 12 時の位置にあった 8 極が, 立置に入れ代わります.N極も同様に6時の位置から9時の位置に変わります

そして、励磁位置が移動したことで、回転子も時計回りに引っぱられ、90°回転すること

で,励磁によってできる極は A′→ A の場合と逆になります.つまり,12 時の位置がN極。 固定子の歯は A′→ A のときと同じですが,コイルの巻いてある方向が A′→ A と逆なの きらに,ステップ3では, ${
m Tr}_t$ が ${
m ON}$ して ${
m ar A}'$ $ightarrow {
m ar A}$ のコイルに電流を流します.この時, 6 時の位置がS極になり,回転子も励磁極と引き合ってさらに 90 時計方向に進みます.

みます.このように,ステップ 1~4の励磁を繰り返すことによって,モータを 90゚すつ進 ステップ4は $\overline{\mathrm{B}} \! o \! \overline{\mathrm{B}} \!$ のコイルに電流が流れます.そして,同様な理由で回転子は 90° 進 めて回転させることができるわけです.

4 相モータの2 相励磁動作

図2.4が2相励磁の動きです。2相励磁の場合は、A、B側のコイルが同時に1本ずつ励 騒されます

そして,その結果として,回転子(ロータ)のN極は12時と3時のS極の中間の位置で停 の極は,1相励磁のように12時,3時がS極,6時と9時の位置がN極に励磁されます。 まずステップ1では, A'→A, B'→Bのコイルに電流が流れます。固定子(ステータ)

図2.4(34) ユニポーラ駆動 2相励磁



_	_	T
4	(B) (1) (B) (B) (B) (B) (B) (B) (B) (B) (B) (B	
£	AÄ T T T T T T T T T T T T T T T T T T T	
7	B,↓ \ \ , \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \	N S IN
1 .	A′ ↓↓A B′↓B	S N S N N N N N N N N N N N N N N N N N
ステップ	版和	回転子の位置

(b) 回転子の動き

(a). 贮扱ツーケンス

2.1 ステッピング・モータの相励磁とは

止します。

次にステップ2ではA相のコイルが切り替わり, $\overline{A}' \rightarrow \overline{A}$ に電流が流れます.そして,12時の極がN,6時の極がSになります.その結果,回転子のN極は12時のN極と反発し, 3時と6時の5極の中間位置に安定します。 このようにして、回転子は時計方向に90°回転するわけです。ステップ3,ステップ4で も同じように2相ずつ同じ極に励磁され、回転子の極がその中間の位置で停止しながら回 だするようになります。 なお,2相励磁は1相励磁に比較して2倍の電流が流れます、しかし、コイルの2相が。 **那磁されていますので、1 相励磁に比べると停止時のオーバシュートやアングシュードが** 小さく, 過渡特性は良くなります。

● 4 相モータの 1-2 相励磁動作

図2.5の1-2相励磁は, 前述の1相励磁と2相励磁とを交互に繰り返すものです. したが って,回転子はステップごとに45回転します。つまり,ステップ角はメーカの表示する角 度の1/2になります。

1-2 相励磁は1相励磁と2相励磁の特性をもち合わせ、ステップ・レートは倍になりま

ハイボーラ駆動では

ほかに,回路は複雑になりますが,低速領域でのトルクを改善するバイポーラ駆動と呼ぶ。 ステッピング・モータの駆動には、前述したような簡単な構成ですむユニポーラ駆動の 方法があります。 このバイポーラ駆動は、モータのコイルに交互に電流を流すようにドライブします。図

図2.5(34) ユニポーラ駆動 1-2 相励磁

4	† ↑ V V	
3	8,→8	
2	A,↓ B,↓B	
-1	A'→A	
ステップ	電流	回転子 の位置

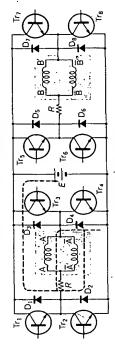
回転子の勧き 9

(a) 配掛シーケンス

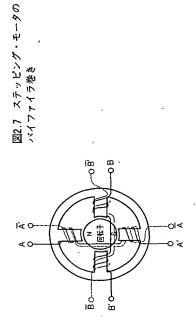
A #B

第2章 モータを運転するための基本技術

図2.6(34) バイポーラ駆動回路例



R: 過大電流防止用抵抗



2.6 に,ブリッジ型と呼ばれるパイポーラ駆動回路を示します.回路を見てもわかるように,ユニポーラ駆動に比較して2倍の数のトランジスタを必要とします.

また、モータのコイルの巻き方も異なり、2本のコイルを同じ方向に重ねて巻き、端子だけを別個に取り出すような構造が用いられています。このうち、1本のワイヤを連続的に巻いたものはモノファイラ巻きと呼び、2本同時に重ねて巻いたものをバイファイラ巻きと呼び、2本同時に重ねて巻いたものをバイファイラ巻きと呼び、2本同時に重ねて巻いたものをバイファイラ巻さ呼んでいますが、図2.7のように、バイファイラ巻きのほうが2本のコイルのインダクタンスが等しくなるので、結果として位置決め精度が良くなるという特徴をもっています。このバイボーラ駆動にも、ユニポーラ駆動と同様に1相励磁と2相励磁、1-2相励磁がありますが、バイボーラ1相励磁は効率の面から使われることが少なく、2相励磁と1-2相励磁が主流です。そして、励磁方式によるステップ角の違いから、2相励磁のことをフル・ステップ駆動、1-2相励磁のことをハーフ・ステップ駆動とも呼んでいます。表2.2 にバイポーラ駆動方式の特徴を示します。

2.1 ステッピング・モータの相励磁とは

表2.2 4 和モータのバイポーラ駆動

A 入力: 特 数 入力パルスと各相電流の関係	4 和後級の2 和(1 相)だけが 入力 励産される方式で、角度精度 ベルス	4 相巻線のすべてが励磁 入力 きれる方式でダンピング パルス	4 和巻線のうち 2 柏、4 入力 相の励強が交互に励確さ れる方式で、パイボーラ 1 相、2 相励強の中間の 特徴をもっている、ステ がブ角は1/2になる。 1.5P ップ角は1/2になる。 上校して複雑な制御回路 を必要とする。 1.5P
ステップ角 入力			15 11 11
内容	第に1組(2 和)の相だけ に電流を流す カ式、 (電流方向は / 交互に変化する)	常に2組の相 に電流を流す 方式. (電流方向は 交互に変化す る)	1 組の相と2 組の相を交互 配 に 権流を流す方式 (電流を流す女式 方式 (電流方向は交互に変化する)
	パイポート	バイボー <i>ト</i> 2年 6 雄	、バイボール。「一年尚田

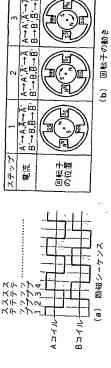
●バイポーラ・フル・ステップ駆動

図2.8 にバイボーラ・フル・ステップ駆動の励磁シーケンスと回転子の動きを示します。この方法は常にすべてのコイルに電流を流すものですが、シーケンス図の上半分は $A'\to A$ と $\overline{A}'\to \overline{A}$ 方向、電流を流すように表現しています。もちろん, $\overline{A}\to A'$ の方向に電流を流すように表現しています。もちろん, $\overline{A}\to A'$ の方向に電流を流すように表現しています。も

ステップ 1では図2.6における Tr₃と Tr₅, Tr₅と Tr₁が ON し,電流はAコイル側が

第2章 モータを運転するための基本技術

図2.8³³᠈ バイポーラ・フル・ステップ駆動



A - A A - A B - B B - B $Tr_3 \rightarrow A' \rightarrow A \rightarrow Tr_2$, $Tr_3 \rightarrow \overline{A} \rightarrow \overline{A}' \rightarrow Tr_2$ と流れます。また, $B \supset A' \wedge M$ は $Tr_7 \rightarrow B' \rightarrow B$ $\rightarrow Tr_6$, $Tr_7 \rightarrow \overline{B}' \rightarrow \overline{B} \rightarrow Tr_6$ に流れます。そして,それぞれS極とN極になりますが, $\overline{\Delta}$ 22.8の例では $1 \supset A' \wedge U$ ごとに極を表示していますので,固定子の歯に S_3 , N_1 と記入していま

次にステップ2では、Tr.と Tr.,Trsと TrsがON、ほかはOFFとなります。そして、ステップ1での電流とは反対方向のコイルに電流が流れます。その結果、時計でいえは12時と9時がN極に、3 時と6時がS極になります、また、回転子のN極が3時と6時の中間点に、S極が9時と12時の中間点で停止するようになります。

そして,以下各ステップごとにコイルに流す電流の方向を変えることによって,回転子を 90°ずつ回転させることができます

ユニポーラ駆動とバイポーラ駆動との得失

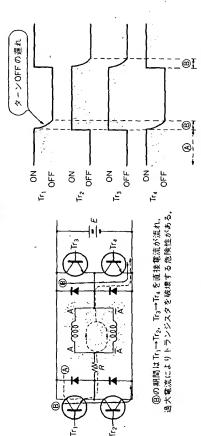
バイポーラ駆動はユニポーラ駆動に比較して回路が複雑ですが,コイルを遊ばせることなく利用しており、特に電流を交互方向に流すために,永久磁石を用いた PM 型ステッピング・モータでは,トルクが約2倍に増大して効率が良くなります.

また,ユニポーラ駆動では電流 OFF (非励磁にする) 時に,コイルに流れる逆起電力を遠く消滅させるのにダイオードや定電圧ダイオードなどを用いますが,その結果モータの磁気エネルギが,ダイオードや定電圧ダイオード,さらにコイル内で消費されることになりまま

しかしバイポーラ駆動の、ステップ 1からステップ 2に移行した時にコイルに発生する逆起電力による電流は、02.6 の点線に示したように、fイオード D_{\bullet} →コイル→ $R \to D_{\uparrow}$ を通り電源 E を充電する形になります。したがって、モータの磁気エネルギは、電源にフィードバックされるようになるわけで、この点からもバイポーラ駆動はユニポーラ駆動に比較して効率が良くなっています。

2.1 ステッピング・モータの相励磁とは

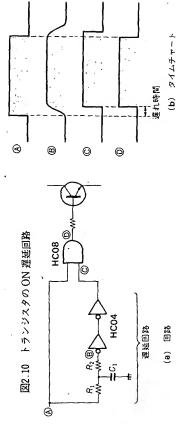
図2.9 バイポーラ駆動の注意点



ただし、バイボーラ駆動で注意しなければならないことは、図2.9 に示すように励磁相の切り替え時に生じるトランジスクのターンオフの遅れ(瞬間ではあるが)です。これは、すべてのトランジスタが ON になる時間が生じることであり、場合によっては電源電流が、すべてトランジスタに流れ、トランジスタを破壊してしまう危険性があります。注意が必要です

この防止策としては、図2.9 に示した上下のトランジスタ間に過大電流防止用の抵抗 Rを入れるか、ステップ移行時に ON するトランジスタに、それぞれ時間遅れをもたせて動作させるなどの対策が必要になります。ステップ移行時の簡単な遅延回路の例を図2.10 に示します

このように、パイポーラ駆動は性能的には多くのメリットがあるわけですが、外部回路が複雑になる傾向にあるため、一般にはユニポーラ駆動が多く利用されています.



43

相励磁方法による角度-トルク特性の違い

さて,ステッピング・モータを励磁するには,ユニポーラ駆動において,

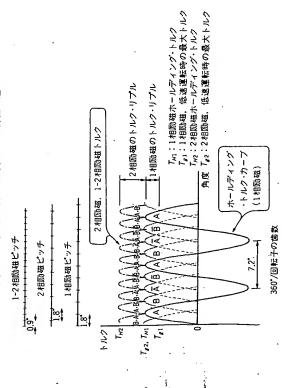
- · 1相励磁
- · 2相励磁
- ·1-2 相励磁

という主に三つの励磁方式がありました。それぞれにどんな特徴があるのかをもう少し見てみることにしましょう。

図2.11にステッピング・モータの, 1相励磁と2相励磁における角度-トルク特性を示しますが,回転のピッチ間にリプル (脈動)をもっていることがわかります.この波形は正弦波で近似でき、リプルの周期は回転子の歯のピッチに等しくなります.ステップ角が1.8°のモータでは歯数が50ですので,周期は7.2°になり,A相に続いてB相,A相,B相の順に1.8°ずれた形になります.

この図でわかるように、1相励磁の場合は相切り替え時にトルクが低くなり、次の相励磁で再び立ち上がるカーブになります。また、2相励磁では励磁相のトルクの合成になります。この部分は図では一点鎖線で示してあります。隣り合う山のピッチは1.8°で、トルクの大きさは1相励磁に比べて約 /2 倍になるのが特徴です。

図2.11(21) 相励磁方法と角度-トルク特性の違い



2.2 相励磁回路の作り方

また,1-2 相励磁では,2 相が励磁されている場合に一点鎖線の山に,次の1 相励磁では谷の位置のトルクになります。したがって,トルクそのものは2 相励磁のカーブと同じになります。

さらに、2相励磁駆動の場合は、次の安定位置(1.8°ピッチ)に移動する途中でトルクが低下(名) するポイントがあります。これに対し、1-2相励磁駆動では、安定位置(0.9°ピッチ)でトルクの差がありますが、移動間隔が短いので、移動途中でのトルクの谷がなく、過渡特性が良くなります。

2.2 相励磁回路の作り方

前述のようにステッピング・モータには、相の励磁方式によっていくつかの種類と励磁シーケンスの組み合わせがあります、そして、それぞれのモータは、あらかじめ設定した励磁方式に従った順序で電流を流すように制御しなければなりません、これは、ロジックICを組み合わせることによって実現できますが、最近では専用のICも多く使われるようになってきました。

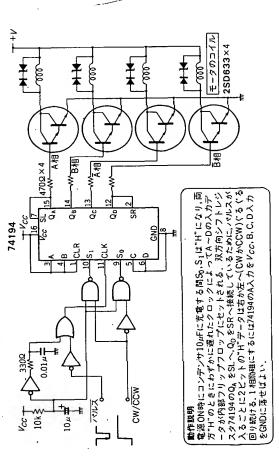
ここでは、現在もっとも多く使用されている4相ステッピング・モータの制御法を中心 に紹介することにします.

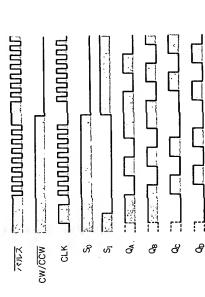
●相励磁シーケンスの基本回路はシフトレジスタで作る

モータを励磁するシーケンス回路は, 汎用ロジック IC で構成することができます. 従来は励磁のシーケンスを作るのに RS フリップフロップや JK フリップフロップ, NAND ケートなどで構成されることもありましたが、一般には相シフトに便利なシフトレジスタを利用することで、簡単に構成することができます.

まず、4ビット双方向シフトレジスタ74194を使用した、4相モータの2相励磁回路例を図2.12 に示します。この回路は、電源 ON 時に並列入力2 ビットに (A, B) に "H"をロードし、パルス発生回路からパルスが入るごとに、ライトかレフト (CW か CCW) にシフトします。パルス発生回路については後述しますが、基本的にはモータを回す速度を決めるためのパルス列をここに加えるわけです。また、1 ビット (A) を "H"に、残りビット (B, C, D) を "L"にロードするように構成すると1相励磁回路になります。4相モータの1-2相励磁回路例を図2.13 に示します。この回路は8 ビットの双方向シフトレジスタ74198を使用しています。そして2相励磁の場合と同様に、電源 ON 時に並列

図2.12 シフトレジスタを使った2相励磁駆動回路





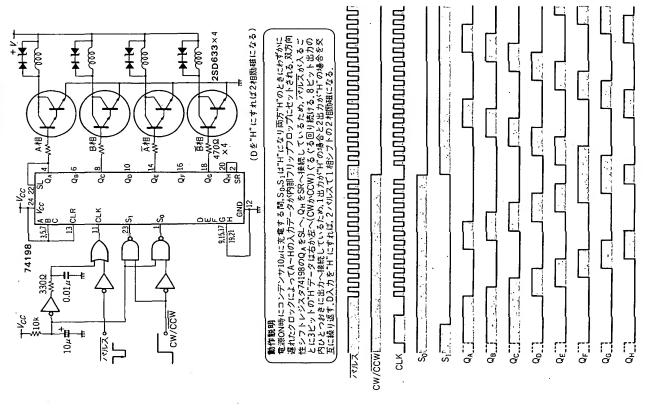
入力3ピット (A, B, C)を"H"にロードし,ライトかレフト (CW か CCW) にシフトします.また4ピット (A, B, C, D)を"H"にロードするように構成すると2相励磁回路になります.

なお, この回路では8ビット・シフトレジスタを使用していますので, 出力は1ビットおき (Q, Qc, Qe, Qe) に取り, 1パルスの入力で1シフトになります.

2.2 相励磁回路の作り方

45

図2.13 シフトレジスタを使った 1-2 相励磁駆動回路

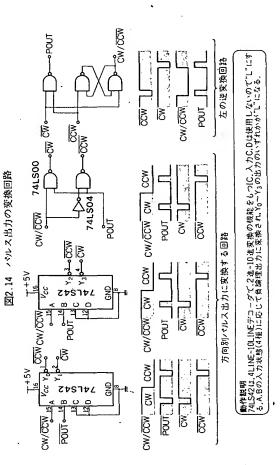


励磁パルスの加え方

ところで、図2.12と図2.13に示した回路例では、励磁回路へのバルスの加え方が、パルス入力と方向入力(CW/CCW)というようになっていました。 つまり、モータの回転方向は CW/CCW 信号で決め、回転速度を入力するパルスの周波数で決めようというわけです。

しかし、場合によってはモータの駆動回路 (パワー・ドライブ回路) が方向別パルス (つまり、CW パルス、CCW パルスの別々の入力がある)しか受け付けないという場合があります (特に駆動回路が市販のステッピング・モータ・ドライバ・ユニットなどの時). この場合にはめんどうでも, パルス入力と方向入力信号とを, それぞれの方向別パルスに変換してやる必要があります. この方法を図2.14に示します.

この回路は、それぞれモータ駆動回路の前段に備えることになります。



2.3 ステッピング・モータの相励磁専用 IC

ステッピング・モータの相励磁を行う専用のICが数社から発売されています。たいていは似たような機能をもっていますが、その主なものを表2.3 に示します。ここでは、その中の代表的なものとして PMM8713/8714, TD62803P の使用例について紹介します。

2.3 ステッピング・モータの相励磁専用 IC

表2.3 相励磁駆動用ICの例

	PMM8713	MB8713	PMM8714	TD62803P	OMD240	SDB520
対応モータ	3,4相	3,4相	5相	3,4相	4相	3.4相
励磁切り替えモード	EA, EB	ЕА, Ев	EA, EB, Ec	EA, EB	EA, EB	EA.EB
モータ相切り替え	၁φ	ρφ.	-	3/4	꼂	øc Øc
U/D回転方向切り替え	α/n	α/n	α/n	CW/CCW	cw/ccw	α/n
ኢክי³ルス UPクロック	Cu	చె	ਤੌ	CKı	P	ತ
入力パルス DNクロック	CD	ටී	රි	CK2	P2	ට්
入力ペルス・モニタ	රි	ී	රී	CK-OUT	ය	ප
励磁モニタ	Ем	亞	EM		1	1
イニシャル状態検出	1	ı	Zo	Mo	Mo	Mo
OUTPUT ENABLE	ı	ı	por) E	윤	\$1-3 OFF \$2-4 OFF
リセット	R	R	Ri	ĸ	R	lœ
电源	+4~+18V	44~+18V	+2V	+5V	+2N	+5V
メーカ	山洋電気㈱	富士通㈱	山洋電気㈱	像東芝	オリエンタル・モータ餅	新興通信㈱
備考		PMM8713と同じ			TD62803と同じ	

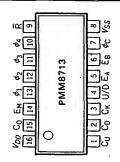
なお、ステッピング・モータを駆動するには、この相励磁のほかにステップ・パルスを発生するためのパルス発生回路が必要です。しかし、この機能はこれらの専用IC には含まれていませんので注意が必要です。パルス発生回路については次項2.4で紹介します。

■3相/4相モータ用IC PMM8713の使い方

PMM8713 は,一般の 3 相/ 4 相ステッピング・モータをコントロールする IC です.図 5.15 が IC のピン接続です.

r. V.Na

図2.15(10) PMM8713の構成



_	Cu 入力ペルスUPクロック
7	C _D 入力パルスDOWNクロック
က	Ck 入力パルス・クロック
4	U/D回転方向切り替え「0,DOWN「1,UP
S	EA] serce from to the service
9	
7	かc 3,4相切り替え
∞	Vss (GND)
6	R リセット
10	4 出力]
=	H7]
12	
13	
14	Ew 励磁モニタ
12	Co 入力ペルス・モニク
16	

に3相モータか4相モータか,さらに1相励磁か2相励磁,1-2 相励磁かをゆcとEn,Es入 このIC は C-MOS であり,4~18 V の広範囲の電源で使用できます.表2.4 に示すよう 入力+方向入力のどちらへも対応することができます.その入力設定方法を図2.16に示し 力で設定することができます.また,パルスの入力方法も,方向別パルス入力と,

表2.5 が PMM8713 の交流特性です.原理的 (IC の動作として) には 1 MH2 までのクロ ック (=ステップ・パルス) を入力することができます.

向別パルス入力回路で使用する場合は、各入力は正論理ですので、パルス発生器が負論理 出力の時は,逆方向には回転しません.したがって,入力側にインバータを入れて正論理 PMM8713 の応用回路として, 4 相モータ, 1-2 相励磁方式の例を図2.17 に示します. 方 に変換する必要があります.

各相の出力電流は 20 mA まで流せますので, 一般には駆動トランジスタを直接ドライブ できます.また,Goと Enは,入力パルスの確認と励磁モニタとして使用します.

	,,							
	ğ	0	0	0	-	-	ا	
l	φ3	1	1	0	0	0	٥	
Ŧ	<i>φ</i>	0	0	0	0	0	0	
	ā	-	-	1	1	1	-	
∃∃	핖	-	-	0	1	1	0	
	ပိ	1	1	1	1	1	1	
Г	182	0	0	0	0	0	0	
	d/n	×	×	×	×	×	×	ĺ
F	ď	×	×	×	×	×	×	
	S	×	×	×	×	×	×	
	Ü	×	×	×	×	×	×	iii K
-	([-	0	0±241	_	0	0 = 7 (±1)	形 K ·
}	E	i -	0	10	-	0	#	PF
1	ě	: -	0	0	-	-	<u> -</u>	از ا
	14.	1-2	記 る 記 報 報 報 報			2 程	10回	CABE
	拉起	TA (III	*			睪] ;

X : DON'I CAKE

	-		#	黙	规格值	遭	単位
ī	Vpp	<u></u>		最小	標準	最大	
	5V	}	$t_r = t_f = 20$ ns	1			MH,
/max	15V	,	$C_L = 50 \mathrm{pF}$	2			
tw.	-	5V 4	$t_r = t_f = 20$ ns			200	
twH	, 15V		$C_L = 50 \mathrm{pF}$			250	
	\vdash	5V 4	$t_r = t_f = 20$ ns			1000	
tw R	<u> </u>	15V	$C_L = 50 pF$			200	
	\vdash	5V 4	$t_r = t_f = 20$ ns			2000	SI
tPD	1	15V	$C_L = 50 pF$			1000	
١.	-	5V ($t_r = t_f = 20$ ns	0			
SET	١.	15V	$C_L = 50 pF$	0			
١,	<u> </u>	5V /	$t_r = t_f = 20$ ns	250			
)H 2	112	15V	$C_L = 50 pF$	125			

PMM8713 の交流 表2.5(16)

2.3 ステッピング・モータの相励磁専用 IC

図2.17 1-2 相励磁方式の駆動回路 +8∠ 4.7µ#±10k\$ 図2.16⁽¹⁶⁾ パルス入力の方法 (a) 方向別ペルス入力 PMM8713 PMM8713

6

2SD633×4

É

5相モータ用IC PMM8714の使い方

PMM8713 の機能

表2.4(16)

(b)パルスと方向入力

9

タというのは、3相/4相のモータにくらべて回転角度のピッチが0.72°と細かくできるの が特徴で、精度の高い位置決めを行うときに使用します。表2.6に5相モータのドライブ方 PMM8714 は, 5 相ステッピング・モータのコントローラです. 5 相ステッピング・モー 式について示しておきます。

ドが選択できます。また、励磁 OFF 機能がついており、すべての相出力を"L"にするこ とができます.さらに,励磁モードを途中で切り替えたとしても励磁モード保全機能が働 き, 相出力は変化しません, したがって, 2相→2-3相→3相, 4相→4-5相→5相の切 この PMM8714 は、PMM8713 とは異なり、I²L というバイポーラ・プロセスで作られて いますが,電源電圧は PMM8713 と同様に 4~18 V の広範囲で使用することができます. 5相,2相,2-3相,3相励磁のモー 励磁モードは表2.7に示すように,4相,4-5相, り替えに適用することができます。 リセット入力は励磁状態を相原点に強制的に移します。また、モータが回転動作中に相 **亰点の励磁状態と同じ状態になった時にモニタ信号を出力するフェーズ・モニタ (相原点)** 機能もついています.図2.18に PMM8714のピン接続を示します.

5相モータの励磁シーケンスは表2.8に示すとおりですが、リセット状態は表の右端の 励磁状態 (4-5相励磁では20 ステップ目, 5相励磁では10 ステップ目) と同じになりま す.この状態になっているとき,相原点モニタ Zoは"H"レベルになります.

第2章 モータを運転するための基本技術

表2.6 5相モータの駆動方式と特徴

ドライブ 方式	パイポーラ・スタンダード方式	バイボーラ・ペンタゴン・ドライブ方式	ユニボーラ・スター・ドライブ方式
開発	トランジスタ数:20 ハーフ・ステップ可能	トランジスタ数:10 出力段の構成から4相励磁の みできる	トランジスタ数:5 タブル・ステップ可能 ロー・コストにできる
2相	フル・ステップ (0.72")		ダブル・ステップ (1.44")
2-3相	ハーフ・ステップ (0.36")		フル・ステップ (0.72) ステップごとのトルク変動が 小さい
. 3 福	フル・ステップ (0.72")		ダブル・ステップ (1.44")
4相	フル・ステップ (0.72') 最大トルクが得られる	フル・ステップ (0.72) 優れたダンピング特性が得ら れる	
4-5相	ハーフ・ステップ (0.36*) 5相モータのハーフ・ステッ ブ駆動に扱も適している		
5相	フル・ステップ (0.72°) タンピング特性が良い		
(#) 7/L-7, 7/L-7	フル・ステップ : 1 ステップでモータのステップ角と同じ回転を行う ハーフ・ステップ : 1 ステップでモータのステップ角の名の回転を行う ダブル・ステップ : 1 ステップでモータのステップ角の名の回転を行う A 相 8 相 C 相 D 相 E 相 + V (シャーラ (シャーラ (シャーラ (シャーラ (シャーラ (シャータ (シーン (カーシータ (シーン (カーシータ (シーン (カーシータ (シーン (カーン (カーシータ (シーン (カーン (カーン (カーン (カーン (カーン (カーン (カーン (カ	10.0 R. E. F.	(a) (b) (c) (c) (c) (d) (d) (d) (d) (d) (d) (d) (d) (d) (d

					١	
図2.18(16) PMM8714 の構成	ピンNo.	数	淵	ת אס	整	猫
	-	Cu Anima UP2017	0.0	13	R	14.
	. 2	Co Apiena DOWN 20 " 7	/N 20 ~ 2	14	φE	相出力
		Ck 入力パルス・クロック		15	ΦĐ	相出力
76 64 98 90 90 91 94 94 98 90 90 PE K	4	U/D回転方向変換「0,DOWN「1,UP	OWN '1, UP	16	20	相出力
	2	E.)		17	Ø.	相出力
PMM8714	9	Es 与助磁モード切り替え	替之	18	φ¥	相出力
	7	· &		19	φ	相出力
	- 00	oor 励磁OFF		20	φp	相出力
CU CO CKU/DEA EB ECPOF ZO CO EM GIVD	6	2。 相原点モニタ		21	ģ	相出力
•	10		*	22	₽ B	相出力
	=	En 励磁モニタ		23	ğ	φ _Λ 相出力
	12	GND		24	22	Vcc 電源

(b) カンら 4 を

(a) アン被託

2.3 ステッピング・モータの相励磁専用 IC

表2.7(16) PMM8714 の

.7(16) P	表2.7(16) PMM8714 の機能	の数	种								≺		Ħ			32	1 #∃	4		
					M.	100	遻	方	杠	펎	믭	꼂	├—	POFF			$\phi_{\Lambda} \sim \phi_{\overline{E}}$	β		
							2	相励磁	出	0	_	-	<u> </u>		ĺ					
							2	2-3 相励磁	勋硅	0	0									
					2	早		3相励磁	扭	_	0	-	_		すく	5	すべての出力は"し"レベル	7.F	į,	3
					#	モータ	_	4相励磁	斑	0	_	0								
まり 8(16) ス	が過ラクーナ母と	(E	**				4	4-5 相励磁	推信	0	0	0	_							
	ら信わこう		ğ				2	相励磁	进	-	0	0	т—							-
				-		IJ		П	$\ \ $			H	H		ĺ			1		H
	相	1	2	3	4	5	9	7	8	6	10 11 12	11	12	13	13 14 15	5 16	16 17	18	19	20
	Vφ	-	0	0	0	0	0	0	0	0	0	0	0	-	1	1 1	-1	_	-	-
	фВ	1	1	1	0	0	0	0	0	0	0	0	0	0	0	-	-	-		
	φc	1	1	1	1	1	0	0	0	0	0	0	0	0	0	0	-	_	-	-
	ф	1	1	1	1	1	1	1	0	0	0	0	.0	0	0	0	0	0	1	-
			1		1															

遻
區
粟
ι'n
4
_
Ø

CCW

CΚ ØE

0 0

0 0 0 0

φ

φ.

₫ø

₽E φ¥

		このほかにも 2相, 2-3相,	3相, 4相励磁があるが省略.		() j		ا رو	\$c		6	φ _ε	ۇ <u>د</u>
91	-	-	-	-	0	0	0	0	0	-		
6	-	-	1	•	0	0	0	0	-	-		
8	-	-	0	0	•	0	0	-	-	-		
7	1	0	0	0	0	0		-	-	1		
9	0	0	0	0	0	1	1	7	п	1		
5	0	0	0	0	1	1	1	7	1	0		
4	0	0	0	1	1	1	1	1	0	0		
3	0	0	1	1	1	1	1	0	0	0		
2	0	1	1	1	1	1	0	0	0	0		
1	1	1	1	1	1	0	0	0	0	0		*
#	φ۷	фв	οφ	ΦD	φE	φ⊼	фВ	2φ	φĐ	Ø	CW	ccw

(b) 5相励磁

25

2.3 ステッピング・モータの相励磁専用IC

 \mathfrak{S}

出力電流を大きくした 3 相/ 4 相モータ用 IC TD62803P

テッピング・モータであれば直接に駆動することが可能になるという特徴をもっています. TD62803P は PMIM8714 のプロセスと同じく 1ºL で作られています. 機能は 3 相/4 相モ - タの相励磁のほかに, 最大 400 mA の出力電流を取り出すことができますので, 小型のス 図2.19 にピン接続図を,図2.20 にブロック図を示します.

クロック入力は方向別クロック入力 (2相クロック方式)と、パルス入力+方向別入力 (正逆転コントロール) の方式が選択できます。

表2.9に入力パルスの選択表,相励磁の選択表を示します。

セット・モードにしてから切り替えを行うようにします。また、E入力によりか一への出 3相, 4相の切り替えを行うときは, 必ずリセット・パルスを $\overline{\mathbf{R}}$ に入力し, いったんり 力をイネーブルにするか,すべて OFF にするかを制御することができます.

	正/逆傷	打扮	MILITARY C	3相/43	1=11	4出力	ぬ出力	QND	约出力	机出力	出力イ	406	10%	404
松	CW/CCW Clock Wise //Counter Clock Wise	Excitation A	Excitation B	3/4	Monitor Out	φ ₁ Out	φ ₂ Out	GND	ds Out	♦ Out	Output Enable	CK-OUT Clock-Out	Clock In 1	Clock In 2
能 용	cw/ccw	Ā	ឌឹ	3/4	Mo	ē	4	QNS	£	ě	ы	CK-OUT	CK	Ę,
r >No	-	2	3	4	2	9	7	8	6	2	=	12	13	14
図2.19(28) TD62803P の構成 [Š	VCC R CK, CK, OUT E 64 63	16/15/14/13/12/11/10/19					_				$CW = E_B 3/4 M_0 \phi_1 \phi_2 GND$		

正/逆転入力	を発すしい からなっ スセ	max - 1 977首人へび	3相/4相切り替え入力	イニシャル状態検出出力(イニシャル状態のとき	4 1出力	4 .出力	GND	43出力	4.出力	出力イネーブル("H"でも1~61出力イネー"	クロック出力	ን ፡- • • • • • • • • • • • • • • • • • •	ን፡፡ • ን አ አ	リセットスカ "L"でリセット	Vcc
CW/CCW Clock Wise Cow Wise	Excitation A	Excitation B	3/4	Monitor Out	φ ₁ Out	øz Out	QND	ds Out	∳• Out	Output Enable	CK-OUT Clock-Out	Clock In 1	Clock In 2	Reset	Vcc
cw/ccw	EA	គួ	3/4	Mo	φ	Ž¢	GND	\$	ě	Э	CK-OUT	CK ₁	CK,	M	V_{cc}
-	2	3	4	2	9	7	∞	6	2	=	12	13	14	15	16

(a) カン椒酢

アンの始答 <u>9</u>

GND:8 V_{CC}:16 Ŗ ₽¤ 12 CK-OUT **9** ჯ **∓**0 Щ Ч cw/ccwo 図2.20(28) TD62803P のブロック図

表2.9(28) TD62803P の機能

EA	1	Н	7	Н	7	Н	7	Н
敬能	CW	禁止	ccw	禁止	ccw	禁止	CW	禁止
CW/CCW	Т	Т	7	7	Н	Н	н	Н
CK2	Н	7	لم	J.	Н	Т	ل م]	Л
CKı	لم	JL	н	Г	لم	JL	н	Т

テスト・モード全出力 ON 1-2 相励磁駆動

> H H Ξ

Ή _ -1 I

1相励磁駆動 2相励磁壓動

3 本ナーク

1相励磁駆動 2相励磁駆動

型

H

J

Ξ

恕

3/4

呂

(b) 相励磁選択

(a) 入力ペルス選択

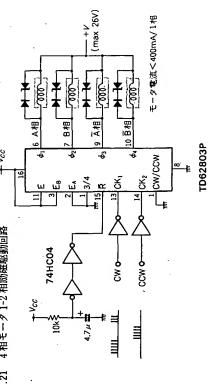
テスト・モード全出力 ON

1-2 相励磁駆動

なお, このIC は 16 ピンですが, 横幅が通常の 24 ピン DIP と同じ寸法 (15.24 mm) に なっていますので、使用するときには注意が必要です。 図2.21 に TD62803P を使った 4 相モータ駆動回路例を示します. モータの駆動電流は 1 相当たり 400 mA 以下のものに適用します.また,出力耐圧 (推奨動作条件) が 26 V です ので,モータの電圧は安全をみて,20 V 以下で使用するようにします.

コレクタ・タイプですので、インバータとの間にはプルアップ抵抗が必要になります。図 モータの電流が 400 mA を越えるときは, 外部に駆動用のパワー・トランジスタを必要と しますが、パワー・トランジスタの回路は負論理となりますので、いったんインバータを 通した後,パワー・トランジスタを駆動するようにします.また,ICの出力はオープン・ 2.22に外部トランジスタが必要になったときの回路を示します。

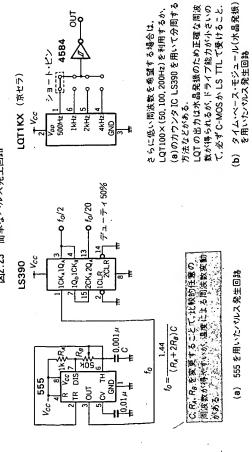




2.4 パルス発生回路の構成法

ステッピング・モータは、たんに回転させるのだけであれば簡単なパルス発生回路、たとえば図2.23 に示すような方形波発振回路を用意し、前述の相励磁回路へ供給すればよいのですが、実際には回転速度の調節や回転量の調節ができなければ意味がありません。そ、のため、ステッピング・モータを実用的に制御するには、回転速度を決めるためのパルス発生器が必要となります。

図2.23 簡単なパルス発生回路

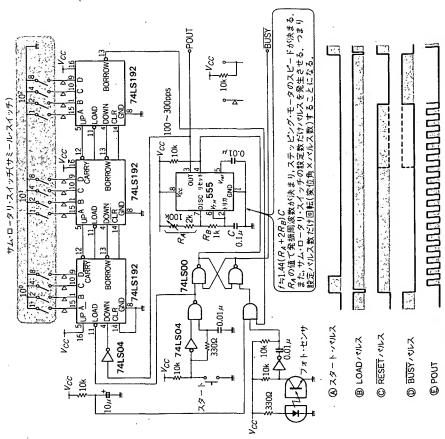


2.4 パルス発生回路の構成法

●定速・定量のパルス発生回路

モータを定速で決められた量だけ回転させるという用途は数多くあります。ここでは一定速度 (任意の半固定設定) でパルスを発生し、設定した分だけのパルス列を発生するとストップするパルス発生回路を紹介します。図2.24 がこの定速・定量パルス発生回路で

図2.24 定速・定量パルス発生回路



(MSB) (MSB)

- 1. サム・ロータリ・スイッチを016にセットしてあるものとする. 2. フォト・インタラブタが動作(しゃ光)すると優に負パレスが生じ, \mathbb{Q} . \mathbb{Q} , \mathbb{Q} は 点線のようになる.

2.4 パルス発生回路の構成法

57

回路の動作は次のようになります。まず、電源 ON で RS フリップフロップがリセットされ、タイマ IC である 555 からのパルスははじめは発生しません。そして、スタート・スイッチを押すと、ON の初期にディジタル (廿ム・ロータリ)スイッチの設定値が 10 進のアップ/ケウン・カウンタ (LS192) にロードされ、さらに RS フリップフロップもルトされます。そして、このフリップフロップの出力は、555 からのパルスの発生を許可します。555 からのパルスは、前述したモータの駆動回路と、アップ/ダウン・カウンタのダウンス力に入り、設定値から次第にカウント・ダウンしていきます。そして、カウンタの全桁がせ口になれば、次のパルスでアップ/ダウン・カウンタの最上位桁のボロー出力が RS フリップフロップをリセットし、パルス発生を停止させます。つまり、ステッピング・モータには設定したパルス数 (ここでは3 桁なので0~999) が、タイマ555 の発振周波数 f によるパルス・レートで送り込まれるわけです。

また、アップ/ダウン・カウンタの内容がゼロになる前に、ステッピング・モータのところにつけたフォト・センサ (リミット・スイッチ) をさえざると、パルス発生が停止しモータも停止します。

この回路では、フォト・センサをさえぎったままでも再スタートは可能です。したがって、モータを逆方向に回転させる場合には駆動回路に逆方向信号を出力し、スタート・スイッチを ON にします.

パルス設定の桁数はアップ/ダウン・カウンタ LS192 を縦続接続すればよく, 容易に増減できます。また, BUSY 信号をチェックすれば終了がわかります.

パルス発生の周波数 (パルス・レート) はタイマ IC (555) の7 ピンに接続されている抵抗 RAを調整します。これはモータの動作中の一定周波数のパルスですから,当然のことながら自起動周波数領域で使用するようにします。逆のことをいえば,定速・定量パルス発生器によるステッピング・モータの駆動は,自起動周波数領域の使用に限定されます。

加減速のパルス発生回路

図2.24の回路は、定速・定量バルス発生回路であるため、モータの自起動周波数領域内でしか使用できません、この回路を発展させて、モータの自起動周波数領域内で発振を開始し、徐々に周波数を上昇(スロー・アップ)させて、設定した量だけのバルスを送り込み、その後で徐々に周波数を下げる(スロー・ダウン)ような方式をとれば、モータをより広範囲に利用することができるようになります。

加減速のパルス発生には V-F コンパータ回路を用います。 V-F コンパータというの

は、入力電圧の変化によって発振周波数がリニアに変わりますので、入力電圧を徐々に上昇および下降させれば、スロー・アップ/スロー・ゲウンの周波数パターンを得ることができょっよいホナ

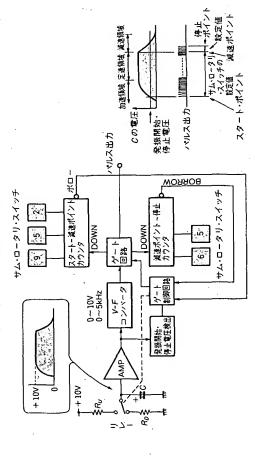
回路構成のブロック図を図2.25 に示します. 電圧の上昇/下降は, コンデンサと抵抗による充/放電カーブを利用します. 動作は次のようになります.

スタートと同時に,リレーの接点を+10 V 側に倒します.すると Ruを通してコンデンサC が充電され,徐々にコンデンサの端子電圧が上昇します.そして,電圧上昇に従って V-Fコンパータからの発振周波数も上昇します.ただしコンデンサ C の充電電圧が,設定している発振開始・停止の検出電圧よりも低い場合は,V-Fコンパータの発生パルスは,スタート-減速ポイント・カウンタには入力されません.

コンデンサ C の充電電圧が発振開始電圧を越え始めるとゲート回路が開かれます。そして、スタート-減速ポイント・カウンタがカウント・ダウンを開始します。カウンタが設定されたパルス数をカウントすると、最終桁のボロー信号によって、今度は V-F コンバータのパルスを減速ポイント-停止カウンタ側に切り替えます。また、同時にリレーの接点をRの側に倒します。

コンテンサ C に充電された電荷は R_0 を通して放電されます。そして、それに従ってコンテンサ C の端子電圧 δ 徐々に低下し、電圧低下によって V-F コンバータからのパルス周

図2.25 加減速パルス発生のブロック図



波数も低くなります.減速ポイント-停止カウンタが設定された数だけカウント・ダウンすると,カウンタのボロー出力によってパルス出力を禁止します.

以上のようにして, 加減速 (スロー・アップ/スロー・ダウン) のパターンが得られます. なお, このスロー・アップ/スロー・ダウン回路は CR による積分回路を使用しており, この時定数が加減速カーブを決めることになります. この定数の計算法は次項で示します.

具体的な回路例を図2.26に示します.できるだけ図2.24の回路を利用しています.また,この回路では最大スピードのパルス・レート調整ができるようになっていますが,これはコンデンサ C に充電できる電圧を 0 ~10 N の範囲で調整することにより実現しています

回路図における A₁と A₂は OP アンプで, たんにバッファとして働かせています. A₃は電圧コンパレータで, A₂の出力電圧と発振開始停止電圧とを比較し, A₂の出力電圧が発振開始・停止の設定電圧より高くなると, V-Fコンバータの出力にあるパルス許可ゲートを開くようにします.

また,加速と減速のカーブはそれぞれ単独に設定することが可能です.モータおよび負荷特性に合わせて,加速カーブ調整 VRu,減速カーブ調整 VRu および,コンデンサ C を増減するようにします.

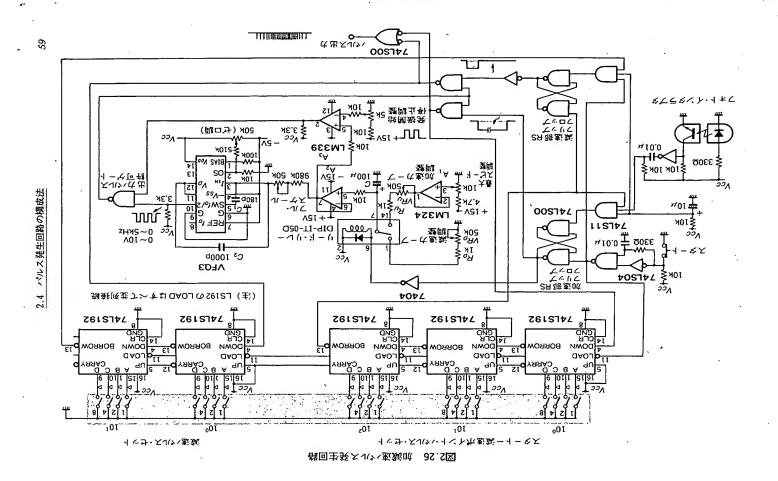
減速カウンタの内容がゼロ(ボロー出力)になる前に,コンデンサ Cの電圧が発振開始・ 停止電圧よりも低くなった場合は,パルス出力が禁止されてモータは停止します. したがって,この場合にはモータの停止位置は不正確になります.

フォト・インタラプタ(リミット・スイッチ)をしゃ光すると減速ポイントとなり,引生パルスは減速パルス・カウンタ側に切り替わります.

図2.27 がここで使用した V-Fコンパータ, VFQ 3(GE セミコンダクター社デイテル事業部)のブロック図です. この IC の発振周波数は, G および Gを変えることで変更することができます. Gを 20 pF, Gを 100 pF にすると,最大発振周波数が 100 kHz (8 ピン)になります (10 ピンは 50 kHz).

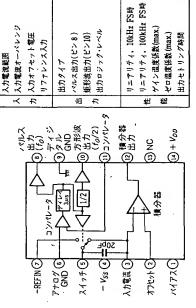
加減速カーブを決める時定数

では,図2.26 におけるスロー・アップ,スロー・ダウン(加減速)のパターン設定法に ついてもう少し考えてみることにしましょう. 図2.28 に CR による積分回路の基本を示します.また,入力電圧gと出力電圧 gとの関



19

図2.27(33) V-F コンバータ VFQ 3 の構成



オーブン・コレクタ、NPNトランジスタ

負パルス, んで3us幅

.0"≤+0.4V@−10mA

0.25% (max.) 0.5% (max.)

f,/2で矩形波

- V_{SS}±1.5V(0V以下)

±100mV (max.)

+50µA(max.)

(a) アン 本 が 区

更新後の2パルス

100µV/C

主な特性

9

係は図2.29のようになります。

この図において,コンデンサ端の電圧の上昇は, e_i = V_c の電圧を印加した場合の出力電圧。の波形を示し,下降曲線は e_i =0にした場合の放電電圧波形です.

いの二しの田線は、

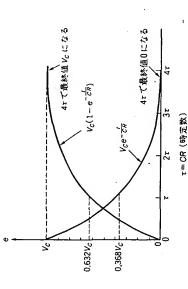
$$e_o = V_C \left\{ 1 - \exp \left(-\frac{t}{CR} \right) \right\}$$
 (2-1)

$$e_o = V_C \exp\left(-\frac{t}{CR}\right)$$
 (2-2)

図2.29 積分回路の特性

の式で表されます。

区2.28 CR 積分回路 e, R m R の 入力液形 C



2.4 パルス発生回路の構成法

また時定数では、

 $\tau(s) = C(F) \times R(\Omega)$ (2-3)

になります。そして,時定数 τ に相当する電圧は,充電波形の場合が $0.632~V_c$ (63~%),放電波形の場合が $0.368~V_c$ になります。また,充電あるいは放電電圧が,最終値 V_c およ V_c のになるには $4~\tau$ の時間後になります。

さて、図2.26の回路では、充放電のために Rの値が個別に調整できるようにしてあります. したがって, 加減速のカーブが広範囲に選択できます. 図2.26の例で,

 $R_D + VR_D = 4.7 \text{ k}\Omega$, $R_U + VR_U = 9 \text{ k}\Omega$

 $C = 3.3 \mu F$

の場合の充放電電圧と V-F 変換後のパルス波形を写真2.1に示します.実験での最大スピードの調整は 1 V にしていますので,定速パルスの周波数は約500 pps になっています.

スロー・アップ時間は

4 $\tau = 4 \times 3.3 \times 10^{-6} \times 9 \times 10^{3} \doteqdot 118 \times 10^{-3} (s) = 118 \, \text{ms}$

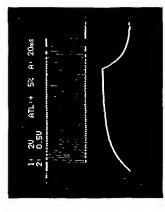
スロー・ダウン時間は、

 $4 \tau = 4 \times 3.3 \times 10^{-6} \times 4.7 \times 10^{3} = 62 \times 10^{-3} (s) = 62 \text{ ms}$

になります。

このような指数関数曲線によるスロー・アップ,スロー・ゲウンで注意しなければならないのは,スロー・ゲウン初期の周波数変化が大きいので,この部分でミス・ステップを起こしやすいということです。したがって,定速のステップ・レートが高い場合は,スロー・ゲウンの時定数を長くしてやるように調整します.

写真2.1 V-F 変換後のパルス波形



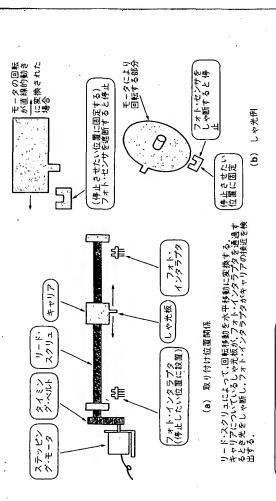
g

コラム リニット・スイッチの使い方

ステッピング・モータを使った位置決め装置では, リミット・スイッチの利用が欠かせません. 目的は,

- ・モータを停止させたい位置
- ・CW/CCW 位置の確認

です. そのためのリミット・スイッチとしてはフォト・インタラプタがよく使用されます. 図2. A にリミット・スイッチの使用例を示します.



(c) フォト・センサとステッピング・モータの 組み合わせ例(回転移動の場合)

第3章

モータの電源回路とパワー・ドライブ技術

ステッピング・モータを駆動するための基本的な回路技術を第2章で紹介したわけですが、実際の現場でモータを動かすとなると、用途によっては、モータのコイルを励磁するためのパワー・ドライブ回路や電源回路の構成法が、モータの利用効率に大きく影響することになります。これは、モータのコイルが L 性 (インダクタンス) であること, さらにモータの大きさによっては,数A以上の供給電流を必要とするからです。

そこで、本章ではステッピング・モータのパワー・ドライブ回路と電源回路の構成、さらに効率を上げるためのドライブ技術について述べることにします.

3.1 モータ駆動電源の設計法

基本的な駆動電源

ステッピング・モータを駆動するには直流電源が必要ですが、最も簡単な方法は一定電圧の直流電源を用意し、これをモータの駆動電源とする方法です。第 1 章で行った実験は、すべてこの方法で、一般には定電圧駆動法と呼んでいます。この方法は電源回路も簡単であり、コストも低くて便利ですが、第 1 章 1.3 でも説明したように、モータの定格電圧と同じ電源で駆動したのでは、出力トルクや応答の面から、モータの性能を十分に引き出すことができません。

つまり、モータの巻線抵抗をR、巻線インダクタンスをL、モータ外部での接続抵抗を R_c とすると、モータに流れる電流の立ち上がりの時定数 τ は、

イナップングモーター

ダイホング

しゃ光部

この間をしゃ光する

東光部

(光光部)

フォト・インタラプタ(停止させたい位置に設置)

フォト・インタラプタ

$$\tau = \frac{L}{R_c + R}$$

となります。そこで, Rcを大きくすることによって, モータの時定数 r が小さくなり, その結果, 電流の立ち上がりが遠くなってモータのトルク特性が改善されます.

しかし,外部抵抗Rcが大きくなるに従って電源電圧を高くしていかないと,同じ電流を巻線に流すことができません,たとえば,巻線抵抗 R と同じ値の外部抵抗Rcを接続した場合は,電源電圧を2倍に引き上げてやらなければなりません.

また、外部抵抗Rcで消費される電力は、すべて熱に変わります、電圧が高く、流す電流が多くなると発熱も無視できなくなり、場合によってはファンで冷却する場合もあります。したがって、定電圧駆動法は電源装置は簡単ですが、電力効率が悪くなるのが欠点といえ

図3.1に、簡単な定電圧電源回路を示しましょう、電源の容量は一般にモータの定格電流(巻線当たり)の4倍もあれば十分です。ただし、電源の出力インピーダンスを低くしておかないと、出力電圧自体が急激な電流変化に追従できなくなり、電圧が過渡的にドロップすることにもなります。したがって、電流の流れるところは太い配線を用いるように、また、電解コンデンサも大容量のものを用いるようにします。

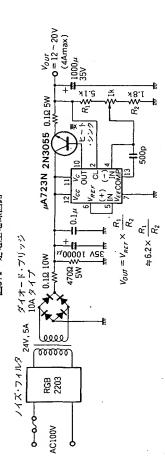
図3.1 はいろいろなモータの駆動に適合できるように, 出力電圧可変型になっています。可変抵抗をまわすことにより, 12~20 V の間で電圧を設定することができます。また, 出力トランジスタには高出力型を使っており, 放熱さえしっかり行えば, 4 A までの出力電流を取ることが可能です.

なお、図3.1に示した回路は最も簡単なシリーズ制御型と呼ばれる定電圧回路ですが、この方式は電力効率が悪いため、一般には市販のモジュール型スイッチング電源(電力効率が高い)の中から選んで用いる例が多いようです.

2電源を使う効果

前述の電源による駆動法は,いわゆる1電源駆動法となるわけですが,この方式で巻線

図3.1 定電圧電源回路



3.1 モータ駆動電源の設計法

電流の立ち上がりを遠くするためには、モータに外部抵抗を接続し、定格よりも電源電圧を高くする方法がとられました。しかし、この方式には効率面での欠点があるため、それを改善する方法として2電源駆動法というものが考えられています。この2電源方式は、図3.2のようにモータの巻線に電流が流れ始める時、つまり励磁相に変化があった瞬間にモータに定格電圧以上の電圧を与え、電流を素早く立ち上がらせようというものです。そして、モータの励磁が立ち上がった後は、定格電圧の電源に切り替える方式です。

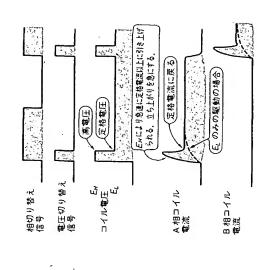
この方式は外付け抵抗がいらなくなるため,その分の無駄な熱損失がなくなるというメリットがある一方,回路が複雑になるほか,電源が2系統必要になるなどの欠点もありま

● 1 相励磁における 2 電源駆動回路

図3.3に1相励磁における2電源駆動法の基本回路を示します.相の励磁には第2章でも紹介した相励磁用IC PMM8713を用いています.PMM8713の15番ピンCoは入力パルス・モータ出力になっていますので,入力パルスに応じた出力が出ます.そこで,このキータ出力の変化を利用してモータへの高電圧電源の制御を行います.

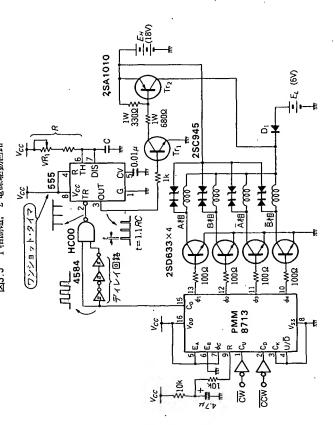
少し細かく説明すると, PMM8713のモニタ出力パルスで励磁相が切り替わります. そこで, このパルスでまずワンショット・タイマをたたきます. そして, ワンショット・タイマをかたさます. そして, ワンショット・タイマが ON している間だけ, 高電圧電源の電流がモータに流れるように, トランジスタ Tr, と Tr₂を ON するわけです.

図3.2 2電源方式の考え方 (1相励磁の場合)



29

図3.3 1相励磁, 2電源駆動回路



Tr₂がONになると、ダイオード D,のカソード側が低電圧電源 (E_L) の電圧より高くなり、低電圧電源は逆バイアスされ、このほうからの電流は流れません。そして、ワンショット・タイマが OFF になると Tr₂も OFF になり、今度は D,が順方向にバイアスされ、低電圧電源よりの電流がモータに流れ出すというわけです。

ワンショット・タイマの出力 ON 時間は、モータの時定数 r程度にします。ただし、ステップ・レートの高い周波数では、高電圧電源が ON している時間の占める割合が多くなりますので、ワンショット・タイマの出力 ON 時間は最高ステップ・レートよりも短くしなければなりません、そのためにワンショット・タイマの出力 ON 時間は、可変抵抗 VR、で調整できるようにしておきます。

2相/1-2相励磁における2電源駆動回路

ところで,図3.3の例では1相励磁のため,高電圧電源は各巻線に共通でON/OFF しました.しかし,2相励磁や1-2相励磁では,各相に個別に電流を流してやらなければなりません.また,ステップが切り替わっても励磁相が変わらない巻線があるため,すでに低

3.1 モータ駆動電源の設計法

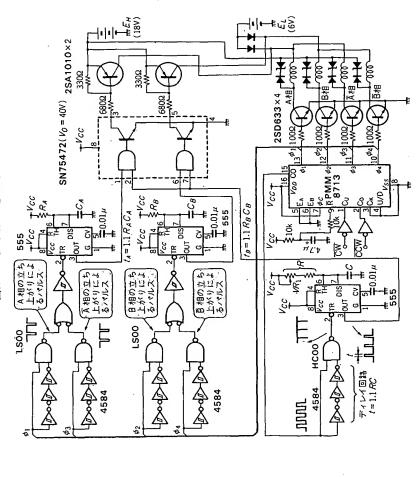
電圧電源で動作している相に対して、再び高電圧がかからないような工夫が必要です.

図3.4に,2相励磁における2電源方式の具体例を示します。高電圧電源の制御を行うランジスタは,A相とB相側のそれぞれに単独で必要になります。

すでに第2章で示した2相駆動のステップを見ると、A相、A相は互いに反転した動作になっています、B相、 B相も同様です、したがって、CW 方向のステップではA相の立ち上がり、CCW 方向のステップではA相の立ち上がりで高電圧電源が動作すればよいことがわかります。

この立ち上がりパルスを利用してワンショット・タイマ用のストローブ信号を作り、ワンショット・タイマの出力が ON の間だけ、高電圧電源が印加されるようにトランジスタ

図3.4 2相励磁, 2電源駆動回路



3.2 ドライブ・トランジスク回路の設計

シスタが ON するような回路でも制御が可能です。しかし、これだとそれぞれのワンショ ット・タイマの時間差が生じやすく, A相, B相では高電圧電源が印加される時間が異な を制御しています。また、このワンショット・タイマの出力がONしている間のみトラン ることになります. そこで,この問題を避けるために, 1相励磁と同様に,モニタ出力パルスから作られた ワンショット・タイマの出力との AND を取って,A相側,B相側どちらとも同じ時間だけ 高電圧電源が印加されるようにします。

クは,ワンショット・タイマの出力パルスを反転させて行います.そしてラッチの出力デ 1-2相励磁でも同様の方法をとることができますが, ワンショット・タイマを使用しない で制御する方法を図3.5 に示します。この方法は,高電圧駆動を必要とする1ステップ前の **勍磁状態が"L"になっていることを利用し,この励磁状態をラッチしておき,そのデー** タによって次のステップで高電圧電源の制御を行うものです。 この場合のラッチのクロッ ータは, EOR ケート (排他的論理和) で処理すれば, 所定のステップでA側とB側とのそ れぞれのトランジスタを ON することができます.

SN75472 (Vo=40V) 2SA1010×2 図3.5 1-2相励磁の場合

₽(18V) ¥ Att Att AABL DOO ** HC175 2SD633×4 10.01 H PMM 8713 555 # 1.1 & 4.7 µ # 10 k ≷ 5 W S SCW 9

ドライブ・トランジスタ回路の設計 3.2

■基本回路の考え方

路の設計が問題になることはありません。しかし、少し大きめのモータになると、トラン ステッピング・モータを駆動する場合、小型のモータであれば特にパワー・ドライブ回 ジスタや周辺回路部品の選び方に注意する必要があります.

ここでは,代表的な駆動回路におけるパワー・トランジスタ,および周辺部品の選択方 法について考えてみることにしましょう、ドライブ回路の基本を図3.6に示します。 この回路において, Riはすでに述べたように電気的時定数を小さくし、電流の立ち上が り特性を改善するための抵抗です。また, R₂は電流の立ち下がりの時定数を小さくするた めの抵抗です パワー・トランジスタの選定を行うには、第2章で述べた励磁回路の仕様を決定したあ ここでは中型ステッピング・モ 図3.7 がモータの仕様です。 **- タ 103-770-1 (山洋電気) を例にして考えてみましょう.** と,抵抗や電源電圧などの条件を決める必要があります.

▶ 設計 仕様を決める

励磁電流 I_L ,最大ステップ・レート $N_{m}/{
m sec}$,さらにドライベ回路の入力信号条件を決め ます。例えば、ステッピング・モータを103-770-1に決めたとすると、モータの特性より 前磁電流は $I_L = 1$ A になります.

► R,を求める

最大ステップ・レートN../sec で応答するには, モータ巻線の電気的時定数では次の式を **満足しなければなりません**

図3.6 モータのパワー・ドライブ回路 (1相分)

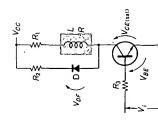
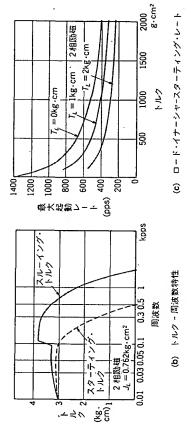


図3.7¹⁴⁴ ステッピング・モータ 103-770-1 の仕様

ę	4	## ##	精度	1	1.相当たり	1相当たり	1 相当た 10		ホールディ	10-0.	,
H O	¥. ₩.	SPECIAL	STANDARD	#	の観測	の抵抗	1799977		175-1119 17-24	44-44	ru (a)
单位	(deg)	۳	deg)	S	(A/4)	(Q / Q)	(mH/4)	3	(kg·cm)	(g.cm²)	(kg)
103-770-1	1.8	± 0.054	∓ 0.09	5.1	1.0	5.1	9.0	10	4.3	105	0.57

(a) 仕様



 $1/N_m \gg \tau = L/(R_1 + R)$ (3-1) Lはモータ巻線のインダクタンスで, 103-770-1 では 9 mH になります。また,R はモータ巻線の抵抗値で5.1 Ω になっています。したがって,(3-1)式より R(は, $R_1 \gg N_m \cdot L - R$ (3-2)

となります。

さらに、 R_1 に発生する最大電力損失 P_D 1は、

 $P_{\rho_1} = I_L^2 \cdot R_1$ (W)(3-3)

となります。R₁の許容損失は,これよりも余裕をもって決定することになります。

このようにして, (3-2)式より R,を算出しますが, 最大ステップ・レートN,,の値によっては, 数 Ω 程度でも条件を十分満足している場合があります.

また、時定数 τ をできる限り小さくしようとして R を大きくすれば、当然のことながら電源電圧が高くなり、電力損失 P_0 、も大きくなりますので実用的には限度があります。 したがって、R の値は使用する電源電圧から逆に制限を受ける場合があります. ここでは電

原電圧は任意のものが得られるとして話を進めます. R_1 を $10\,\Omega$ とすると, (3-3)式より P_{D_1} = $10\,W$ になりますので, R_1 の許容値としては安全

度をみて 20 W 程度のものを使用します.

3.2 ドライブ・トランジスタ回路の設計

► R2を求める

R₂は、図3.6(a)における抵抗 R₁が(3-2)式を満足しない場合に、電流の立ち下がり時間を 短縮するのに用います。しかし、R₁が(3-2)式を十分に満足していれば省略することが可能 です。R₂の計算は次のようになります。

$$R_2 \gg N_m \cdot L - (R_1 + R)$$
 (3-4)

 R_2 に発生する最大電力損出 P_{D_2} は,

$$P_{D_2} = \frac{R_2 L I_L^2}{2 (R_1 + R_2 + R)}$$
 (W) (3-5)

となります。

以上の計算から,ここでは R_2 を100のとします. R_3 はパワー・トランジスタの耐圧 V_{GS} に影響しますので, R_1 と同様にあまり高抵抗を使用することはできません.

▶電源電圧 Vccを求める

電源電圧 Vccは,

$$V_{cc} = (R_l + R)I_L + V_{cE \text{ (sat)}}$$
(3-6)

 $V_{CE\ (sat)}$ は、トランジスタのコレクタ-エミッタ間の飽和電圧で、通常 $V_{CE\ (sat)}=0.3-1$ V程度です。 しかし、トランジスタを内部で縦続接続したパワー・ダーリントン・トランジスタを使用する場合は数 V 程度になりますので注意してください。 電源電圧 V_{CC} は、

 $V_{cc} = (10+5.1) \cdot 1 + 1 \approx 16 \sim 19 \text{ V}$

となります。

▼ Raを求める

ドライブのための制御信号に TTL バッファを用いるとすれば, TTL の V_{ost} = 2.4 V, I_{ost} = 5.2 mA として,

$$R_3 \simeq (V_{OH} - V_{EE})/I_{OH}$$
(3-7)

 $R_3 \simeq (2.4 - 0.6)/5.2 \times 10^{-3} \simeq 350 \,\Omega$

となります.なお Rgの値はトランジスタのhreによっても範囲が大きく違ってきます.

▶トランジスタの選定

トランジスタには次の条件を満足するものを選びます。

$$V_{CEO} \ge \xi \left(V_{CC} + R_2 I_L \right)$$

$$I_C \ge \xi \cdot I_L$$

$$P_C \ge \left(V_{CE (sat)} \cdot I_L \right)$$

$$h_{WE} > K \cdot I_L / i_B$$

.....(3-8)

3.2 ドライブ・トランジスタ回路の設計

ここで ξ は安全係数 (>1.5), K はオーバドライブ・ファクタ (1.5~3) です。 $\xi=3$, K=3とすれば,

 $V_{\rm CE} \ge 3 \cdot (18 + 100 \times 1) \approx 350 \text{ V}$

 $I_C \ge 3 \times 1 = 3 \,\mathrm{A}$

 $P_c \ge (3 \times 1) \approx 3 \,\mathrm{W}$

 $h_{FE} > 3 \times (1/5.2) \times 10^{-3} \approx 600$

の条件にあったパワー・トランジスタを選定します。もし、1個の素子で上式の条件を満足できない場合は、複数個のトランジスタを並列、あるいはゲーリントン接続して用いるようにします.前記の例では、2SD633(ゲーリントン型パワー・トランジスタ)などが安当です.

なお,トランジスタの規格表に V_{GSO} (コレクタ-エミック間逆耐圧) が記載されていないことがありますが,この値が不明の場合には V_{GSO} (コレスタ-ベース間逆耐圧) の約 1/2 を V_{GSO} の目安とすればよいでしょう。

▶ダイオードDの選定

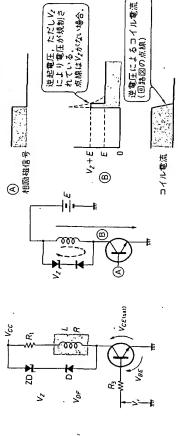
モータの逆起電圧吸収用のダイオードDの選択は,逆方向耐電圧 V_R ,および順電流 I_O によって決めることになり,図3.6 においては,

 $V_R \ge \xi \cdot V_{\infty}$ $I_0 \ge \xi \cdot I_L$

を満足するダイオードを選びます.

図3.9 モータ・コイルへの逆起電圧

図3.8 定電圧ダイオードを使う例



定電圧ダイオードを使う回路では

図3.8 は, 図3.6 における Rの代わりに定電圧ダイオードを用いた駆動回路です。この回路では, 図3.6の説明のうち, R.とトランジスタの選定方法が異なってきます。

▶定電圧ダイオード ZD を求める

ステッピング・モータのコイルを励磁しているトランジスタは,ON \rightarrow OFF になったときに,コイルに図3.9のような逆起電圧が発生し,コイルの電流はすぐには0になりません.トランジスタが OFF になってからコイルの電流が0になるまでの時間をbとすると,

$$t_f = \frac{-L}{R} \ln \left(\frac{V_z}{V_z + I \cdot R} \right)$$
 (3-10)

になります.ここでVzは定電圧ダイオードのツェナ電圧,Lはコイルのインダクタンス, R はコイルの巻線抵抗です. また,コイルの電流が0になるまでの変化の傾斜を直線で近似すると,この時の平均電流は1/2にな0, t 時間内の定電圧ダイオードの平均損失 P_{t} は,

$$P_h = \frac{t_L}{2} \cdot I \cdot V_Z \tag{3-11}$$

で表すことができます。

電流が0になるまでの時間は, (3-10)式よりZDのツェナ電圧が高ければ高いほど短くなりますが, こうすると(3-11)式より定電圧ダイオードのパワー損失が増大してしまいまナ

定電圧ダイオードで比較的入手しやすい電圧のものは 20-30 V 程度です.そこで,前述のモータ 103-770-1 を例にして, $V_Z=20$ V として f を求めてみます.

$$t_f = \frac{-L}{R} \ln \left(\frac{V_Z}{V_Z + I \cdot R} \right) = \frac{-9 \times 10^{-3}}{5.1} \ln \left(\frac{20}{20 + 1 \times 5.1} \right) \stackrel{?}{=} 400 \,\mu\text{s}$$

また, 定電圧ダイオードの平均損失 P_{ℓ} は(3-11)式より,

$$P_{\mu} = \frac{0.4 \times 10^{-3}}{2} \times 1 \times 20 = 4 \times 10^{-3} \text{ (W)}$$
 (3-12)

となります。

この定電圧ダイオードの平均損失は,励磁の変化1回当たりですので,実際の損失はステップ・レートによって大きく違ってきます.また,同じステップ・レートであれば,相励磁の方式によっても異なります.いまステップ・レートを $f(\mathrm{pps})$ として考えると,巻線が ON o OFF を繰り返す周期6は,1相励磁と2相励磁では,

t_e = 4 ········ (4ステップで1回 ON → OFF の状態が生じる)

1-2 相励磁では

で求めることができます。

したがって, 定電圧ダイオードの損失 P_{D0} は

$$P_{2D} = P_{f_k} \times \frac{1}{t_{f_t}}$$
 (3-13)

で求められることになります。

仮に最大ステップ・レートを 3 kpps とすると, 2 相励磁においては。

$$t_{l_2} = \frac{4}{3 \times 10^3} \rightleftharpoons 1.3 \times 10^{-3}$$

これを(3-13)式に代入すると,

$$P_{zp} = \frac{4 \times 10^{-3}}{1.3 \times 10^{-3}} = 3$$
 (W)

一般に入手しやすい定電圧ダイオードの許容電力損失は1/2 W クラスです. 電力損失 P_D を満足する定電圧ダイオードが入手できない場合は工夫が必要です. 例えば, 図3.10の ようにパワー・トランジスタのコレクタとベース間に定電圧ダイオードを接続して使いま す.こうするとパワー損失の大きい定電圧ダイオードを作ることができます.

このようにして,トランジスタを利用した定電圧ダイオードのツェナ電圧 $V_{\mathcal{Z}^{(rr)}}$ は,

 $V_{Z \text{ (Tr)}} = V_Z + V_{BE} = V_{CE}$

 V_{z} :定電圧ダイオード ZD のツェナ電圧

 V_{BE} :パワー・トランジスタのペース-エミッタ間電圧 $(\approx 0.7\,\mathrm{V})$

図3.10 パワー損失の大きい 定電圧ダイオード

3.3 効率を大幅に改善する定電流チョッパ駆動

23

▶トランジスタの選定

図3.8 におけるトランジスタの選定方法は次のようになります.

 $V_{CEO} \ge \xi (V_{CC} + V_{DF} + V_Z)$ $P_C \ge (V_{CE \text{ (sat)}} \cdot I_L)$ $h_{
m FE} > K \cdot I_L/i_B$ $I_C \ge \xi \cdot I_L$

ここで、 V_{Dr} はダイオード ${
m Do}$ 順方向電圧、 V_2 はツェナ電圧です。それぞれ V_{Dr} =0.7

V, V_z =20 V として計算してみると,

 $V_{GEO} \ge 3 \cdot (18 + 0.7 + 20) \approx 116 \text{ V}$

の回路に比較して、パワー・トランジスタのVccoが低いものですむという利点がでてきま その他の値は図3.6の例と同じ結果になります、したがって; 図3.6の抵抗+ダイオード

3.3 効率を大幅に改善する定電流チョッパ駆動

●定電圧駆動の欠点

ステッピング・モータを基本的に動作させる方法,および高速運転するためのモータの コイル電流の立ち上がりを改善する方法をいくつか紹介しましたが,定電圧電源による駆 動では、直列抵抗と高電圧回路の組み合わせのために、モータの電力消費以外に、直列抵 抗によるむだな電力消費がありました。また2電源駆動方法では,電圧の異なった電源が 必要になるなどの欠点がありました。

では専用ICも多く市販されており、今後、トルクの大きいモータや高速駆動のモータを使 ところで、定電圧電源でも図3.1に示したようなシリーズ制御型電源のほかに、最近では 効率の良いスイッチング・レギュレータ電源が多く利用されるようになりました.実はモ PWM 制御を使った定電流チョッパの技術です.この方法は回路は複雑になりますが,最近 **ータの駆動方法にも、スイッチング技術を利用した効率の良い方法があります.これが、** 用する時に主流になるものと考えられています。

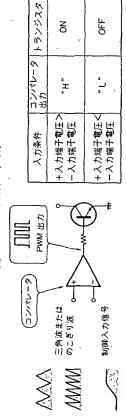
bww 動名なは

まず,効率の良いスイッチング制御の元になっている PWM 技術から紹介しておくこと

PWIM は Pulse width modulation (パルス幅変調) の頭文字をとったもので,図3.11 に 基本的な構成を示します、図において、コンパレータ(電圧比較回路または OP アンプ)の (+)(ノン・インバーティング)入力に三角波またはのこぎり波を入力し,(ー)(インバー ティング)入力に制御信号を入力します。すると、コンパレータの出力には入力信号のレベ ル変化に応じて,パルス幅の異なる出力が現れます.これが PWM(パルス幅変調)と呼 よれるものです.この PWM 出力と入力信号との関係を図3.12 に示します.入力信号が三 角波 (またはのこぎり波) 信号よりも高い場合は、コンパレータ出力でドライブされるト ランジスタは ON し、逆の場合は OFF します。また、三角波信号と入力信号の入力端子を 反対にすると、比較の結果も逆になります。

に応じて, パルス幅のデューティ・サイクル (パルス幅の "H"と"L"の比) が変化す さて、PWM すなわちパルス幅変調は、周期が一定で、入力信号 (DC レベル) の大きさ ることを意味しています。そして、出力トランジスタが ON している間がモータに電流が

図3.11 PWM 制御の考え方



OFF

8

人力信号が途中イー定のフペルに なった場合

(a) 入力変化が傾斜をもつ場合

3.3 効率を大幅に改善する定電流チョッパ駆動

も, トランシスタは ON/OFF の飽和スイッチングを繰り返しているだけですから, スイッ 流れている期間ですから, DC モータなどであれば, コレクタ側にモータを接続し, 入力信 号のレベルを変えるだけでスピード・コントロールが簡単に行えるというわけです。 しか チング損失を除けば、ほとんど電力消費のむだのない動作が実現できるのです

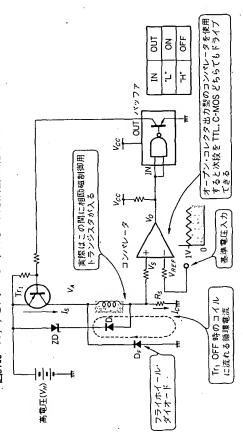
で,励磁相の電流を PWM にしたところでモータの速度が変わるわけではありません。ス 電流の立ち上がり改善と電源の効率改善、コイル電流の定電流化などあるのです。そのた しかし、ステッピング・モータの場合は、与えるパルス数によって速度が変化するだけ テッピング・モータにおける PWM 制御の目的は,モータの速度を制御するのではなく, め,このような回路構成のことを定電流チョッパとも呼んでいます.

●ステッピング・モータの PWM 駆動とは

モータ・コイル1相分の回路になっています、また、相 励磁によって駆動されるトランジスタも省略していますが, これは実際には電流検出用抵 ステッピング・モータにおける PWM 駆動回路の基本構成を図3.13 に示します.ここで 抗Rsとモータのコイルとの間に入ります。 は説明の複雑化をさけるために、

います.2 電源駆動回路と異なっているのは,電流検出用抵抗 R があり,その抵抗に発生 した電圧降下 V_3 と, 基準電圧 V_{MSF} とを比較するコンパレータ回路, それに重要な働きをす さて, PWM 制御されるトランジスタ部 (Tr.) は, 2電源駆動方法の高電圧電源と似て

ステッピング・モータの PWM 制御回路 (他励式定電流チョッパ) 図3.13



3.3 効率を大幅に改善する定電流チョッパ駆動

るフライホイール・ダイオードDoが、モータのコイルとグラウンドとの間に接続されてい る点です コンパレータ回路の基準電圧 (Vasr) 入力には,モータのコイルを含めた閉ループで構 成される自励発振電圧か,外部で発振させた波形を入力させます.この与え方によって, 自励式と他励式とに分かれています。

他励式の定電流チョッパ

図3.13の他励式定電流チョッパでは、基準電圧入力には直流の基準電圧 V_{RF}に三角波 の交流信号を重畳させた電圧を用います.まず説明をわかりやすくするために, 用抵抗Rsを仮に10として話を進めましょう.

モータの電流 基準電圧入力端子 $V_{ extit{REF}}$ には, $1 \, extit{V}$ の直流電圧に小さい振幅の三角波が重畳された電圧を 与えます.そして,V_{KE}はコンパレータのインバーティング (一) 入力に, 険出電圧Vsはノン・インバーティング(+)入力に接続しておきます。

 V_s の電圧はまだ V_{REF} に入力された電圧より低いので,コンパレータの出力 V_o は"L"レ ベルになっています.そして,Voは AND ドライバに入力され,励磁トランジスタ Tr. を ON にしています。すると, モータの時定数後にはコイルの電流が立ち上がり, モータの電 パスロ いの時点がは レータの出力 V_o は "H" になり,Tr,が OFF になります.Tr,が OFF になると今度は V_S が低下し、コンパレータ出力 V_o が"L"になり、 ${
m Tr}_1$ が ${
m ON}$ になるようなフィードバック 流検出電圧 V_s が1 V 近辺になります.そして V_s が V_{REr} よりも高い電圧になると, さて、モータの電源をONにすると、コイル電流が徐々に流れ始めます。

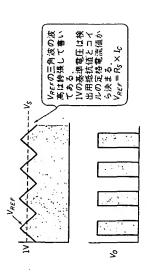


図3.14 入力信号と OP アンプ出力, コイルの負荷電圧波形

このようにして、 V_s と V_{Rer} の電位がほぼ同じになるように保たれると、 V_o の出力波形 4図3.14のような方形波になります.

がかかります.

▶フライホイール・ダイオードの効果

さて, 以上のような動作状態において, Tr,が ON のときは, モータのコイル電流は電源 しかし、Tr,がOFF になると、コイルには逆起電圧が発生し ます.ところが,コイルとグラウンド間にはダイオードDrが接続してあるため,逆起電力 による電流は点線のように循環し、コイル間を流れることになります。 から Tr,を通って流れます.

コンパレータにより Voが"L" レベルになり,再び Triが ON になります. Vs th VREFE このようにして, この回路は ON/OFF を繰り返すわけですが, この ON/OFF タイミング П (ルに流れる電流のリプルはコイルの L分によりほとんどなくなるのです。つまり,トラ ノジスタのスイッチングによる ON/OFF のすき間を, コイル電流としては逆起電力によ る循環電流によってカバーしてしまうのです。そのような意味で、このダイオードのこと の周波数を 5 kHz から 30 kHz 程度にすると,ダイオードDrによる循環電流のために, この循環電流は次第に減少し,その結果 V_S の電圧も下降します。そして, をフライボイール・ダイオードと呼んでいます

図3.15 に PWM 駆動におけるコイルの電流,電圧波形を示します

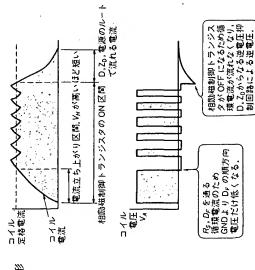


図3.15 コイルの電流波形と電圧波形

PWM 駆動回路の特性

トランジスタのON/OFF 周波数は、Tr,のOFF 時の循環電流を有効に利用できるように決めますが、あまり低かったり、自励式で周波数が不安定動作になったりすると、モータの振動や騒音の原因となりますので注意が必要です。

また, 基準電圧に重量させる三角波の波高値が低いほど頻繁に.ON/OFF を行うので, コイルの定電流性は良くなるのですが、外部のノイズなどの影響を受けやすくなり, スイッチングに誤動作を伴うなどの欠点もでてきます.

 ${
m PWM}$ 駆動における,モークのコイルにかかる平均電圧 V_L は,トランジスタの ${
m ON}/$,OFF の時間比率で表すことができます.

$$V_L = V_H \times \frac{T_{OV}}{T_{OV} + T_{OFF}}$$
(3-15)

つまり, (3-15)式の結果 (V_L)がモータの定格電圧になればよいわけですから, 電源にはモータ・コイルの定格電圧よりも高い電圧 (V_H)を用いてスイッチングを行うと, コイルに定格電圧を印加したような状態ができるわけです.

また、相励磁の制御トランジスタ (図3.13では省略) が ON になったときは、、権流検出電圧 V_S は基準電圧 V_{RS} は基準電圧 V_{RS} よりも低いので、コイルには高い電圧 (V_H) が印加されます。 したがって、モータへの電流の立ち上がりが速くなり、モータの高速化に寄与します。 そして、電流が定格値にほぼ等くなると T_{Γ_1} が ON/OFF し、電流も常に一定になるように動作するわけです。

PWM 駆動における,コイルに印加される電圧と電流の関係を図3.15 に示していますが,制御トランジスタが ON している期間に Lr.を流れる電流を Isとすると,Isとコイルに流れる電流Icとの関係は次式で表すことができます.

$$I_S = I_C \times \frac{T_{ON}}{T_{ON} + T_{OFF}}$$
 (3-16)

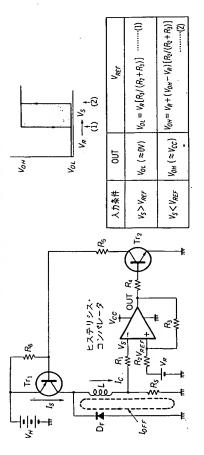
つまり(3-16)式より, モータに流れる電流 I_c は, 定電圧駆動の消費電流の $[T_{on}/(T_{ov}+T_{or})]$ に抑えられることがわかります. PWM 駆動が電力効率の良い方式であることが理解できると思います.

自励式の定電流チョッパでは

図3.16 に自励式定電流チョッパ制御の基本回路を示します.基本的には前述の他励式とよく似ています.しかし,図3.13 の他励式駆動回路では,基準電圧 Vrerに三角波またはの

3.3 効率を大幅に改善する定電流チョッパ駆動

図3.16 定電流チョッパ回路 (自励式)



こぎり波を与えています.その代わりに図3.16の自励式定電流チョッパ制御回路では基準電圧 V_R に定電圧を与え,コンパレータの出力を正帰還するようにしています.

回路の動作は次のようになります。電源が印加されると基準電圧 V_{ver} よりも電流検出電圧 V_s が低いので,コンパレータの出力は"H" レベルになり,トランジスタ Tr_2 が ON になります。その結果 Tr_1 のベース電流が流れ, Tr_1 が ON してモータのコイルに電流が流れ始めます。そして, V_s の電圧が上昇し, V_s と V_{ver} とが同じになるまで Tr_1 が ON 電流を流し続けるところは,他励式の動作と同じです。

さて、 $V_s \acute{n} V_{REF}$ より高くなると、コンパレータの出力は"L"になり、 ${\rm Tr}_2 \rm E \,\, {\rm Tr}_1$ は共に OFF になります、その結果、コンパレータの出力電圧がほぼ ${\rm 0V}$ であれば、 V_{REF} 入力端子の電圧は、 $V_{REF} = V_R \, [R_3/(R_2+R_3)]$ になり、当然コンパレータの出力が"H"のときの V_{REF} よりも低い電圧になります。

さらに Tr₁が OFF になった瞬間, コイルには逆起電力が発生し, 電流検出抵抗R₃, フライホイール・ダイオード Drを通って循環電流 Iorrが流れます。また Iorrが減少するに従って V₅も降下します。そして V₅が V_{KE}より低くなると, 再びコンパレータの出力が"H" レベルになり, Tr₂と Tr₁が ON になって, 電源よりコイルに電流が流れるというわけです。

コンパレータの出力が"H"の時の電圧を V_{OH} とすると, V_{REF} の電圧は, $V_{OH} > V_R$ の関係より, $V_{OH} > V_{REF}$ の電位差を R_s と R_s で分圧した形になります.つまり,

 $V_{REF} = V_R + (V_{OH} - V_R) [R_2 / (R_2 + R_3)]$

このように, $V_{
m RBF}$ は ${
m Tr}_1$ が ${
m OFF}$ の時よりも高い電圧となり, $V_{
m S}$ が $V_{
m RBF}$ になるまでコイル

3.4 定電流チョッパ駆動専用ICの利用

波数領域のチョッピングが生じ,騒音の原因になることもあります.もちろん,この欠点

に電流が流れます.その結果,Tr,はON/OFF を繰り返し,コイルにリプルを含んだ電流 が流れます

この時, V_{REP} の電圧変化が小さいほと,ON/OFF を繰り返し,モータには一定の電流が 流れるようになります.この様子を図3.17に示します.

モータのコイルに加わる平均電圧は,他励式駆動の(3-15)式と同じで,

$$V_L = V \times \frac{T_{ON}}{T_{ON} + T_{OFF}}$$

になります。また、電源からコイルに流れる平均電流 Is も、

$$I_{S} = I_{C} \times \frac{T_{ON}}{T_{ON} + T_{OFF}}$$

になり, 他励式定電流チョッパと同じ効果が得られます.

このように、自励式定電流チョッパ回路は、チョッピング周期がモータのコイルを含む ータの時定数 $\hat{\mathbf{v}}$ 、電源電圧変動,基準電圧 V_R の変動などが影響し,場合によっては可聴周 閉ループで構成される自励発振回路になっています。したがって、チョッピング周期はモ

(a) OP アンプ入力波形 $V_R + (V_{OH} - V_R)(R_2/(R_2 + R_3))$ $V_{P}(R_{3}/(R_{2}+R_{3}))$

(b) OP アンプ出力波形 $V_{OH} = V_{CC}$

(c)・コイル観流波形

定電流チョッパ駆動専用 IC の利用 3.4

を除去した製品も開発されています。

●専用ハイブリッド IC が多い

PWM 制御を利用した定電流チョッパは,ステッピング・モータ駆動の効率を飛躍的に f. とはいっても, 前述したような回路をトランジスタや汎用 IC によるディスクリート部 品で作るのは大変なので,最近ではステッピング・モータ駆動専用に作られた IC が多く使 向上させますので、高速でトルクの大きいモータの駆動においては主流になりつつありま われています。 ただ,ICとはいってもパワー回路を含むために、いわゆるモノリシック ICというわけに ここでは,この定電流チョッパ型 IC の代表としてハイブリッド IC を使用する例について はいかず, ハイブリッドIC (チップ部品を使用) で構成されているものが多いようです。 紹介しましょう。表3.1が定電流チョッパ専用ICの一例です。 ここで紹介する SI7300A(サンケン電気)は,ユニポーラ駆動用の定電流チョッパ IC

図3.17 自励式チョッパが波形

表3.1⁽¹⁹⁾ PWM 制御定電流チョッパ方式の IC

項目	SI7200E	SI7230E	SI7200M	SI7115B	SI7300A
駆動方式	ベイポーラ	ノバイポーツ	バイポーラ	モーポーエ	ユニポーラ
電源電圧 (max) (min)	50 V 20 V	50 V 20 V	40 V	40 V	42V
出力電流Io(max)	1.0A	2.5A	1.0A	1.5A	1.5A
逆起電圧解消回路	回路内藏	回路内藏	回路内蔵	回路内藏	外付けダイオード による
岛群入力 (4相) 相消	1.6mA	1.6mA	1.6mA	出力電流によって 入力電流, 電圧が 異なる 1.0~2.0mA	よって 出力電流によって 電圧が 入力電流, 電圧が 異なる mA ~max 10 mA
銀回飯牌	制御用 IC SI7201A とペア で使用	制御用 IC SI7201A とペア で使用	内 巌 外部トリガ・ パルス必要	内 蔵 発板回路内蔵 ÷21kHz	内 巌 発振回路内巌 ÷21kHz
制御回路用電源 (補助電源)	SI7201A +20~50V	S17201A +20~50V	+ 5 V	内部で作って いる	+ 5 V
外形寸法	45×21×7	45×21×7	65×30×7.8	72×40×9.0	65×30×7.8

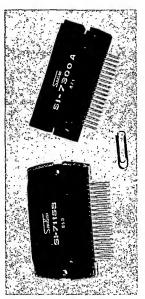
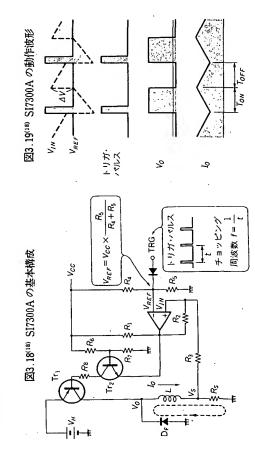


写真3.1 専用ハイブリッド IC (サンケン電気)

で、外付け部品点数も少なく、簡単に効率の良い駆動回路を構成することができます。 真3.1 が SI7300A です。 このICの定電流チョッパ制御方式は、前項で説明した方式とは回路構成および制御方 法が少し異なっています。

SI7300Aの構成

タ・コイルの電流検出側の入力にヒステリシスをもたせるように,正帰還抵抗 Raが接続き。, SI7300A の基本回路構成を図3.18 に示します. 基準電圧 V_{RSF} は固定になっており, モー れています.また,Vrerには外部よりトリガ・パルスが入力できるようになっています. このトリガ・パルスは、トリガ・パルス発振回路より一定周期の信号を与え、チョッピン グ周波数を固定させるためのものです。



3.4 定電流チョッパ駆動専用ICの利用

図3.18 において Tr,が ON すると, コイル L に電流が流れ始め, 電流が増加すると同時 に電流検出用抵抗 R_s 端の電圧 V_s も上昇します。そして,コンパレータの(+)入力端子の 入力電圧 V_{IN} も上昇します。

590, この V_{RSF} と V_{IN} とが等しくなるまでモータへの電流が増加します。そして, V_{IN} が 7 -方, コンパレータの (-) 入力端子の基準電圧 V_{RF} はR,とR,の分圧比で固定されて Vesrよりも大きくなるとコンパレータが反転し,出力が"H"レベルになります.すると Froのエミックの電位がベース電圧よりも高くなり, Troはカットオフになります。 り,Tr,のベース電流を流し出せなくなり Tr,がOFF になります。 また、コンパレータの出力が"H"になると、 V_{cc} と GND 間に R_i と R_s , R_s が入った 一方, Tr_1 がOFF になると,コイルには逆起電圧が発生します.そして, $L-R_5$ ー D_r を 形になり, R_1 と R_2 , R_3 の定数によって正帰遠がかかり, V_{IN} の電圧はAV だけ上昇しま す、つまり、 V_{RSF} の電圧よりもAVだけ高い電圧が V_{IN} に入力されることになります。 ループとする循環電流が流れますが、これは、次第に減少していきます。もちろん、

これが $V_{
m IN}$ ところが, このとき, トリガ・パルスが TRG 端子に入力されるとどうなるでしょう. を起える値であれば強制的にコンパレータの出力は反転され"し"レベルとなります。 Vasrの電位が一時的に高くなるのです。トリガ・パルスによる Vasrの電位は,

が減少するに従ってVsの電位も下降します.Vmの電位も当然下がることになります.

ガ・パルスが OFF になっても V_{RF} > V_{IM} の関係になり, Γ_{Γ_1} と Γ_{Γ_2} が ON になって,再び その結果、 R_a と R_a の定数によって V_{IN} の電圧が V_{REr} よりも低くなります。つまり、トリ Vuよりモータのコイルに電流が流れるようになります。 コイルの電流はその後 $V_{ ext{REF}} \!<\! V_{ ext{IN}}$ の状態になるまで増加し,前に説明した動作を繰り返 すわけです. これらの動作波形を示したのが図3.19です

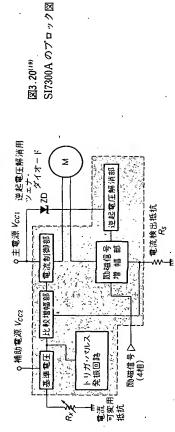
SI7300Aを使うには

て,定電流特性に優れているなどの特徴をもっています.また,チョッピングの周期は外 この定電流チョッパ方式は、外部トリガによるチョッピング時に、コンパレータにヒス 三角波やのこぎり波による方式と比較し テリシス電圧をもたせています.したがって,ノイズ・マージンを大きくとることができ 部発振回路で固定されていますので,自励式のようなチョッピング周期の変動によるモー ること,基準電圧 V_{RSF} が直流電圧であるため, タの騒音は解消されます。

SI7300Aの電気的特性表を表3.2に示します,図3.20がブロック図です,この図より,

表3.2v19) SI7300A の電気的特性

	8	lo= 1.5A/φ	In	max	10.0					
	Ĩ (π.	<i>l</i> o= 1.5A	"	min max min max min max	4.9					
Н	Hレベル入力電流(mA)		=	max	10.0					
17		ベルオナ	ペルス	~1 . 1	~11Y	~\r\\;	~11Y	<i>lo</i> = 1.0⁄	III	i
17	3	A/\$	=	шах	10.0					
力(7			10= 0.5	НІІ	nin	2.2				
励磁信号入力(アクティブ"H")	入力電圧(V)	(OFF) (ON) $0.5A/\phi$ $1.0A/\phi$	Vin	typ	2.8 2.2 10.0 3.0 10.0 4.9 10.0					
			Nιτ	тах	19 21 25 Vcc 70 0.8					
# #	(2) 新在範囲	5	2/1	тах	70					
*	群2	2	~	min	Vcc +5					
1	ZEZ	_		min typ max min max	25					
発振周波数		(kHz)	£.	typ	21					
				min	19					
:	VCC2 入力電流	(mA)	Iccz	тах	45					
				тах	625					
ŧ	送	9	low	typ	280					
-	五刀毛流	(mA/¢)	VGC1 VGC2 Io Iow min typ max min typ max min typ max	535						
=	Ħ	۳	lo	тах	1500					
			1	min	200					
				тах	5.5					
Ŀ	Ħ		Vcc2	typ	5					
8	到作电泳电压	(A)		min	15 30 42 4.5 5 5.5 200 1500 535 580 625					
41.4	7 L	١		тах	42					
¥	6 4		Иссл	typ	30					
				min	35					



外付け部品は電流検出用抵抗,逆起電圧解消用ツェナ・ダイオード,電流可変用抵抗の3. 点ですむことがわかります。

シスタで, 図3.18 では省略してあります. Q,と Q,は Tr2に相当するものです. トリガ・パ ます.また,基準電圧は $V_{CC}(=5\,\mathrm{V})$ を R_{is} と R_{i} によって分圧したものであり,この基準 電圧を変化させることで,出力電流を変えることができます,この基準電圧は外部(2番 ピン) に端子が出ていますので, この2番ピンとグラウンド (18番ピン) との間に抵抗Rx ルス発生回路も内蔵しており,表3.2 から約 21 kHz のパルスを発生していることがわかり 図3.21 が等価回路です,図3.18 の基本回路と比較してみると,より理解が進むと思いま す.図3.21のQ1とQ2が図3.18の Tr₁に相当します.Q3~Q6は相励磁切り替え用のトラン を並列に接続すると,合成抵抗Rpは,

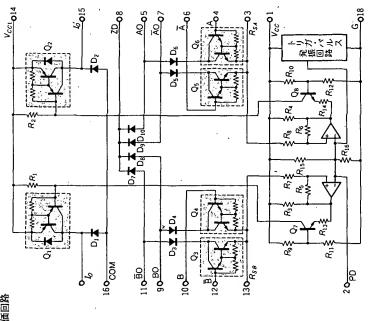
$$=\frac{1}{R_{16}}+\frac{1}{R_X}$$

になり、基準電圧が低下することになります。その結果、モータの出力電流もより低い値 で制御されることになります。

3.4 定電流チョッパ駆動専用ICの利用

87

図3.21(19) SI7300A の等値回路



で制御することができます. 図3.22(a)に,出力電流と電流可変抵抗Rxとの関係を示しま す.もちろん,電流検出用抵抗Rsの値にも依存します,SI7300Aの定格出力電流は約600 モータへの出力電流は、外部抵抗 R_x による調整のほかに、電流検出用抵抗値を選ぶこと mA ですから, Rxの値としては500 ロ~1.5 kのになります.

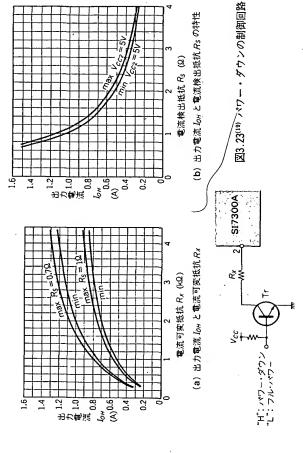
流($\approx 600\,\mathrm{mA}$)以内で使用するのであれば, R_s の値は 1.8Ω 以下になります。また,出 図3.22(b)は,モータの出力電流 I_{OH} と,電流検出抵抗 R_{S} との特性です.モータを定格電 力電流IoHは次の近似式で求めることができます.

$$I_{OH \text{ (max)}} = \frac{1}{R_S} (0.233 \cdot V_{CC_2} - 0.026) \text{ A} \dots (3-17)$$

$$I_{OH \text{ (unin)}} = \frac{1}{R_S} (0.214 \cdot V_{CC_2} - 0.021) \text{ A}$$
 (3-18)

ただし、Vc2は補助電源電圧 (≒5V)

図3.22^{い9)} SI7300A による駆動特性



一般に,モータの回転時にフル・パワー電流を流す場合は Rxをオープンにして使用しま す。この時のR₅は、図3.22の特性表、あるいは(3-17)、(3-18)式により求めて使用しま ところで、Rxは必要に応じて接続するようにすれば出力電流が制御できることになりま す。したがって、モータの保持トルクを満足させながらパワー・ダウンを行うことができ 2番ピンと ます. つまり, 図3.23のように, 外付けトランジスタ Tr を制御することで, グラウンドの間にRxを接続したり離したりすることが可能になります。

これは,ICの特性表より $V_{
m cx}$ +5V \sim 70Vの範囲の指定があります.耐圧の高い定電圧arphi定電圧ダイオードのパワー損失 IC 外付け部品で特徴的なものとして,逆起電圧解消用の定電圧ダイオードがあります. イオードのほうが電流 OFF 時の時間が短くなりますが, Pzoも大きくなります. この電流 OFF 時のコイルに流れる循環電流の立ち下がり時間tや,パワー損失 P_{DD} の求 め方は, 3.2のドライブ・トランジスタ回路の設計の頃に準じます. ただし, SI7300A に使 用する定電圧ダイオードは、モータの各コイルに共通に用いていますので、坑の式が少し異 なります。つまり、

3.4 定電流チョッパ駆動専用ICの利用

88

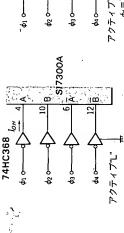
.....(3-19) 相, 2相励磁…… $t_k = \frac{1}{2}$

.....(3-20) 1-2相励磁…… $t_h = \frac{2}{4}$

として, (3-13)式に代入して Paoを求めるようにします。

ンジスタが必要とするベース電流はモータのコイル電流によって違ってきますが,ベース 相励磁切り替えトランジスタ (Q3-Q6) はダーリントン接続になっています. このトラ

図3.24 相励磁信号のドライブ方法

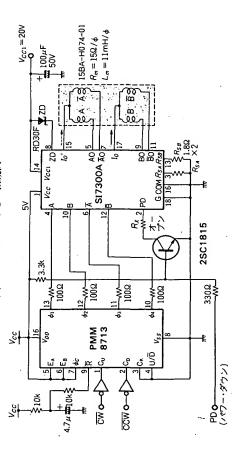


S17300A 12 B 7406 5102×4 ⋛ φ4 = "L" (アクティブビ

4g の入力が"L"のとき, 5102g を通り SI7300A の相励磁入力に流れ込む。 4g の入力が"H"のとき, 5102g を通り 740g に流れ込む。

lor > 10mA のオープン・コレクタ IC 使用例 ê lb#>6mAのパッファ使用例 (a)

PMM8713 との接続例 図3.25



5

96

電流として $8 \, \mathrm{mA}$ 程度流せるようにしておけば, $I_o = 1.5 \, \mathrm{A}$ 以下のコイル電流に対して十分満足できる値になります.

なお、このICの前段にくるドライブICは、"H"レベルで10mA以上流せるものであれば、電流制限抵抗を入れてドライブしたほうがよいでしょう。"H"レベルで必要な電流が取り出せなければ、TTLの7406などのオープン・コレクタ型ICを用いて、プルアップ抵抗を通してドライブ電流を確保します。ドライブ用ICの接続例を図3.24に示します。74HC368のIouは、推奨動作では4.5 V で 6 mA ですが、実際には 10 mA 程度は流すことができます。

ステッピング・モータの相励磁用 IC PMM8713 は出力電流が 20 mA まで取り出せますので,直接制限抵抗を通して接続することができます.図3.25 に PMM8713 との接続例を示します.

第4章

マイコンによるモータの基本制御技術

ステッピング・モータの駆動は、一部のものを除いて、ディジタル信号だけで制御することができます。そして、ディジタルの処理であれば、マイクロコンピュータで制御することが容易になります。近年、ステッピング・モータが多く使われるようになった一つの要因に、マイクロコンピュータ(以下マイコンという)との相性の良さがあると思われます。

ステッピング・モータの制御にマイコンを使うことのメリットは,

(1) 制御をプログラマブルに行うことができる

(2) 制御の変更のしやすさなど, 自由度が高い

(3) マイコンはモータの制御以外にも利用できる

(4) 何らかの演算結果を、モータの制御にフィードバックすることができる

(5) モータと組み合わせたシーケンシャル制御が容易にできる

(6) 複数のモータを同時に制御することができる

などがあげられます.

そこで、この章では現在、制御用マイクロコンピュータの主流としてもっとも多く使用されている8ビット・マシン、280および6809を例にして、基本的なインターフェース方法と応用方法について紹介することにします。

1.1 インターフェース・ポートを作る方法

●どんなインターフェースが必要か

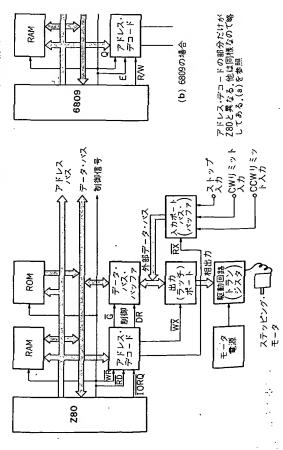
マイコンにステッピング・モータを接続しようという場合には、いわゆる1/0 ポートと呼ばれる入出力のためのインターフェース回路を用意しなければなりません、そのためには、それぞれのマイコンに専用に用意されている周辺 LSI を使うのが一般的です。

280 系では PIO (パラレル入出力),あるいは PPI (パラレル周辺インターフェ ース) と呼ばれる 8255A (本来は Z80 系ではなく, 8085A の周辺 LSI), 68 系では PIA (並 これらを 汎用入出力ポートとして使用するには, 周辺 LSI のイニシャライズをソフトウェアで行わ しずし、 と呼ばれる MC6821 などがあります. なければなりません、これは意外と面倒なのです。 列インターフェース・アダプタ) 例えば、

ところが、ステッピング・モータを制御するための相励磁や、モータの位置を知るリミ ません、リミット・スイッチ入力の読み込みに汎用ロジックの3ステート・バッファ,相 ット・スイッチの入力を読み込む程度のものであれば、専用1/0 ポートを使う必要はあり 図4.1 に, ステッピング・モータ・インターフェースを含むマイコン・システムの構成図を 励磁駆動にラッチ IC を使用することで簡単に入出力ポートを構成することができます。

図4.1でも明らかなように, データ・バスに接続する3ステート・バッファやラッチIC は, 280 でも 6809 でも変わりありません。変わるのはマイコンの出力するアドレス信号の デコード方法とタイミングの処理です。

図4.1 ステッピング・モータ・インターフェースをもつマイコン・システムの構成



(a) Z80てのシステム構成

4.1 インターフェース・ポートを作る方法

83

280 とのインターフェース

(RD) 信号, ライト (WR) 信号, それにアドレス信号とでラッチおよび3ステート・バ Z80の場合, 1/0をアクセスする信号線として IORQ があります。この信号とリード ッファの制御を行います。この方法を1/0マップド1/0といいます。図4.2 に 280 用のイン ターフェース回路例を示します。

れ替えることで処理することができます。ただし、メモリ・マップド1/0 で制御を行う場 なお, 280 は, 1/0 領域をメモリ領域の中に置くことも可能です。この方法をメモリ・マ ップド1/0 といいますが,この場合には,メモリ・アクセス信号(MREQ)を <u>IORQ</u> と入 合は,アドレスをフル・デコードしておかないと,ほかのメモリ・アクセス時に信号がか ち合うこともあるので注意が必要です.

● 6809 どのインターフェース

また,1/0 領域はなくて,1/0 もメモリの一部として取り扱うメモリ・マップド1/0 です. 6809 は Z80 の RD, WR 信号が 1本 (R/W; R: "H", W: "L") になっています。 そのためのメモリ・アクセスのタイミング信号としてEクロック,アドレス・バスのタイ ミング信号としてQクロックがあります。 これらの信号を用いてラッチのタイミングおよび、3ステート・バッファの制御を行う ようにした例を図4.3に示します.

図4.2 Z80のI/Oアドレス・デコード例

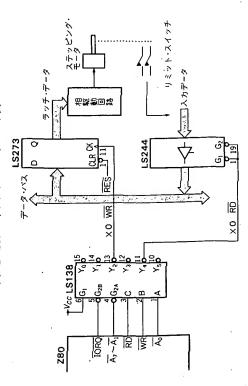
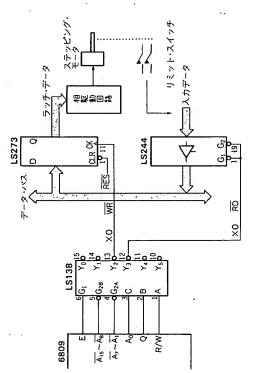


図4.3 6809のアドレス・デコード風



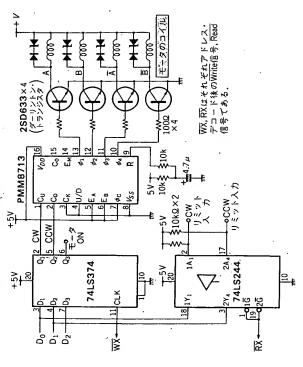
マイコンを利用したステッピング・モータの制御 4.2

右回路 IC PMM8713 とのインターレェース

マイコンでステッピング・モータを駆動(励磁)する簡単な方法の一つに、第2章でも 紹介した相励磁のための専用ICを利用することが考えられます。その中でも代表的なの が PMIM8713 ですが,この IC とのインターフェース例を図4.4 に示します。 マイコンの出力ポート (LS374) に PMM8713 を接続するだけですから非常に簡単です。 この場合には,マイコン自身をパルス発生器として使い (後述), Doと D,をそれぞれ CW (時計方向回転) パルス, CCW (反時計方向回転) パルスとして使い分けるようにしてい ます.また,Doはモータが ON 状態にあることを示すためのモニタ・ピット,あるいはそ の逆にモータが OFF していることを利用してパワー・ダウンなどを行う時に使用するこ とができるものです. この回路では,マイコンより PMM8713 の C_D, あるいは C_oに方向別パルス信号が入っ てくると、そのパルスが入るごとに相出力。4一へがシフトして、ステッピング・モータは この回路におけるホー タの回転制御はすべてマイコン、すなわちソフトウェアにゆだねられることになります。 入力パルスに応じた方向に回転することになります。 したがって,

4.1 インターフェース・ポートを作る方法

図4.4 マイコンと PMM8713 とのインターフェース



●マイコンによるパルス発生の考え方

ステッピング・モータの相出力制御を PMM 8713 などの専用 IC にまかせるようにすれ ば,マイコンはただモータを回転させるためのパルス発生器としての機能をもてばよいこ とになります。そこで、まずマイコンによるパルス発生の方法について考えてみることに しましょう。 通常、マイコンのクロック源には水晶発振子を使用しているために、そこからは安定で 精度の高いパルスが得られます。そこで、基本的な考え方は、命令のサイクル数を利用す るタイマと,出力ポート(この場合は出力ラッチ LS374の D。, D,ビット)を ON/OFF す るルーチンから成ります。まず、たんにパルスを出すだけのプログラムを考えてみます。

▶ 280 の場合

▶ 6809 の場合

サイクル数し	2 8 7 3	
7 ₩x		
1	MAY WEST	
7		
Ŧ	9 6	
	.m 0 m 7	
	E C	
	O D O	
	H X G E	
	I S X B	
	Z OI XX	

		-	-	
		1	9 7 7.3	
	100		*	4
_		. ~ 7		v٠
	1.000		22.0	-
.~	1	34 4	20.3	
200	1 . X .			٠,
4,14	10 10 10	1.00		10
	63.			Пå
~	1	4.0		٧.
	Ta - 15 '55			
\sim	2		July 21	18.
٠.	و ب			٠.
サイクル数し	N. P.		Q 20 S	45
`	Property.	O	3,37	٤.
_	1.1.1	ب.	16 65 1	
+	1.V	• #	SIN	٧.
•	1 7 . 3			*
	1		L. L.	٠,
	1 4 7 >			4
	11.2	2. 2-6.7-	11	1.
	1	. 7	2 . 7 . 7	•
	4 . 55)RA		٠,
	1, 11, 11		BRA	Α,
	STA	\sim	< ₹	
	0 19	,,,,,,		
	14	မ္	$- \alpha$	
	17 - 2			
	\.r∩ -	ांची	'S.OT!	
		30	- 3	
	0.0			4
	14 1950	Sec. 25		÷
	14	F1 4		1
	.27	J . 5	4	••
		" ()	14	
	1 77.2		4.75	٠.
	2			

CPU が Z80 の場合は, クロック φ=4 MHz とすると, 1サイクルは 0.25 μs です. した がって,このプログラムを実行すると,約 80 kHz(pps)のパルスが得られます. 6809 の場合は水晶発振子を 4 MHz とすると, クロックの1サイクルは1μs となり, 約 55 kHz (pps) のパルスが得られることになります. しかし、このままでは周波数は高すぎるし、パルスの停止を行うこともできません。

チンをリスト4.1に示します.この方法は,パルスを出した後にタイマを入れる方法で,減 算タイマ用のレジスタの値を大きくすると周波数は低くなります.しかし,一定間隔のパ このパルス周波数がモータの自起動周波数範囲内に 任意の周波数が得られ、一方向のみの回転で、あるパルス数だけを出すためのサブルー こで、次には任意のパルス周波数を得る方法を考えてみましょう。 なるように制限されます。そのため使用範囲は限られます。 ルスであるため、実際に使う場合は、

リスト4.1 簡単なソフトヴェア・タイマ・プログラム

					19						15			
			* 7	*	*	2 *	*	*	რ *	* 7	*	* 3	*	
l~65535)			Y	\$01	<pout< td=""><td>\$FE</td><td><pout< td=""><td>-1, Y</td><td>DELAY</td><td>. X</td><td>-1, X</td><td>BEGIN</td><td></td><td></td></pout<></td></pout<>	\$FE	<pout< td=""><td>-1, Y</td><td>DELAY</td><td>. X</td><td>-1, X</td><td>BEGIN</td><td></td><td></td></pout<>	-1, Y	DELAY	. X	-1, X	BEGIN		
X=パルス数(1~65535)	Y=917	6089	PSHS	ORA	STA	ANDA	STA	LEAY	BNE	PULS	LEAX	BNE	RTS	
**	* Y	*	BEGIN					DELAY			-			
						. 51						. 32		
				; 15)	: 7	A; 11	: 7	A;11 J	; 15	; 10	; 14)			; 10
-65535)			DE, -1	×	01H	(POUT), A; 11 { 51	0FEH	(POUT),	IX, DE	C, ÓELAY	ΧI	HL, DE.	C, LOOP	
HL=パルス数 (0~65535)	IX = 917	280		PUSH	OR	OUT	AND	OUT	ADD	JP	POP	.ADD	JP	RET
; HL=	.;	-	BEGIN:	LOOP:					DELAY:					

周波数(pps) = 0.25(111+25·X)

周波数 $(pps) = \frac{10^6}{34 + 8X}$

2.4pps~36036pps

(a) Z80の場合

(P) 6809の場合

1.9 pps - 23809 pps

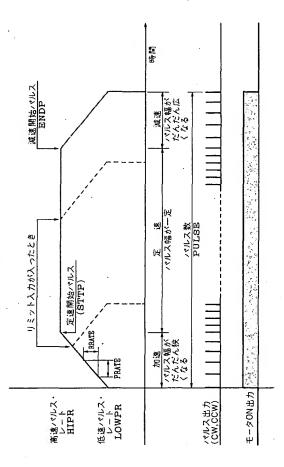
4.2 マイコンを利用したステッピング・モータの制御

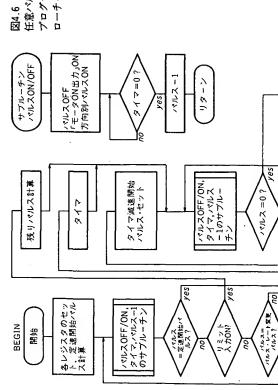
実用的なパルス発生プログラム

によるある検出地点でモータを停止させたい,などということが発生します.さらに実際 とが多くあります。あるいは調整ごとにパルスを変えることがあったり,フォト・センサ モータを実際に動作させる場合は,早く移動したいとかパルス数が多過ぎるとかいうご には,モータの加減速動作(スロー・アップ/スロー・ダウン)はどうしても必要となり, それを認識、制御するためのフォト・センサ入力への対応も必要となります。

ム・フローチャートが図4.6です。このプログラムでは加速、定速、減速時の周波数が同じ これらを考慮した本格的なパルス発生器のタイムチャートが図4.5です。また、プログラ 式になるように無意味な命令(タイマ)を入れています。 また,このプログラムはサブルーチン化されており,入力パラメータをセットして BEGIN をコールすると, パラメータに沿ったパルスを発生します. リスト4.2 とリスト4. 3 に Z80 および 6809 によるプログラム・リストの実例を示します このプログラムにおいて、入力パラメータの LOWPR は、 開始時あるいは停止直前のパ ルス・レートです。また HIPR は定速時のパルス・レートです。この値でスピードが決ま

図4.5 加減速動作のタイムチャート





任意パルス発生 プログラムのフ ローチャート

4.2 マイコンを利用したステッピング・モータの制御

PULSE はパルス・モードのときのパルス数で、最大 65535 パルスまでです。 ENDP は 城速開始から停止までのパルス数, STTP は内部で演算し設定します. MODDIR はパル ス・モード (PULSE数だけパルスを出す)か、リミット・モード (方向別のリミット・ スイッチ入力が入るまでパルスを出すか)かの設定と、回転方向の設定です。

のどちらのモードも、全パラメータをセットする必要があります。一度セットすると再設 なお、このプログラムでは入力パラメータのチェックは行っていませんので、間違った パラメータにすると動作がおかしくなります.また,パルス・モードとリミット・モード PRATEと RRATE は加減速時の傾斜を変えます,PRATEと RRATEの関係は, PRATE のパルスで RRATE だけの LOWPR を変えます.

リスト4.2 任意パルス発生プログラム (280 用)

定の必要はありません。

TITLE PULSE MOTOR CONTROL PROGRAM 1 .280 DSEG EQU 08000H EQU 01000H	ORG RAM MEMORY MAP ***** ENTORY ***** S 2 1 LOW PULSE RATE OS 2 1 HI PULSE RATE OS 2 1 PULSE OS 2 1 PULSE OS 2 1 PULSE OS 2 1 END PULSE OS 1 END PULSE OS 1 END PULSE	AREA ***********************************	Edu suh 1 00=00 PULSE 1 02=M0TOR ON 1 01=CW PULSE 1 02=M0TOR ON 1 01=CW LIMIT (0=0N) ASSE FOR	
RAM MOM	1***** 1***** LOWPE: HIPR: PULSE: ENDP: MODDIR:	∷ а		BEG1N:
0000 8000 1000	80000" 8002" 8004" 8006" 8008"	8006" 8006" 8006"	0081 800F**	1000 FD 21 8006" 1004 AF 1000 32 8008" 1006 24 8006" 1013 ED 42 1018 21 8006" 1018 21 8006" 1019 ED 48 8004" 1019 21 8000" 1019 ED 48 8004"

パルスOFF 「モータON出力」 OF F

人然

ダイマ

ダイマ

バルスOFF/ON, タイマ.バルス -1のサブルー チン

リニット・

リネットスカロパ

717

714

タイマ

パレス・レート変更

タイマ

タイマ

イントスートのアンバルス・ファイン

バルス・レート 変更

112,7:PULSE'L - ENDP'L ? 1 6

Z, DOWNO

LMTCHK:

8008" 01

B.A A. (LIMIT) B

Z,LMTON

7484 88

20

8

2004"

4:A=0,CY=0 15:PULSE - BC'

HL, (PULSE) E,C D,8 A HL,DE C,L B,H

リスト4.2 (つづき)

	つづき)
	N4.2 (5
	112/14
ĺ	

	1093 1095 1096	1097 109A 109C	109D 109E 10A0	1043 1048 1044	10AC 10AD	1981 1982 1983	1087 1087 1087	1088 4801 7801	ទីទីនិ	និទ្ធិទ	7001 2001 2001	900 900 900 900 900 900 900 900 900 900	10E1 10E4 10E7	10F0 10F0 10F8 10F8 10F9 10F7	1101	1105 1106 1108	8075	1112
										··········								
		*		٥.											_	**	· ~	
	LO HL, (LOWPR) 116 11X=LOWPR,A=0,HL= (LOWPR),HL'=STTP+1,BC'= (PULSE) 2444-2347	1 4:A-PRATE COUNTER 117:PULSE OFF/ON,TIMER, PNI SC-1 *** 1731-23**	1 4 1 7 112,7:PULSE'H - STTP'H	1 7 112.7:PULSE'L - STTP'L	4 2 2 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4	* * * * * * -	112,7% LIMIT ON 9 1 4 1 4 10,005,75	112.7 1.41.4=0,CY=0	115:HL=LOWPR - RRATE	55	1000	7.0 2.0 2.0 2.0 2.0 2.0 3.0 3.0 3.0 3.0 3.0 3.0 3.0 3.0 3.0 3	22+25	2 2 2 2 3 3 3 5 4 5 5 5 5 5 5 5 5 5 5 5 5 5 5 5	116 117:PULSE OFF/ON.TIMER,	PULSE-1 *** 173+23*X i13 i 7 i12,7:TO LIMIT ?	17.7:PULSE'H - ENDP'H ? 14 15.1:E	\
	HL, (LOWPR) HL= (LOWPR), HL'=5	AF, AF.	A.B. (HL) NZ,UP2	HL (HL) Z,CONST	A. CMODDIE)	B.A A. (LIMIT) B	Z,LMTON1 AF,AF, A	NZ,UP4 A A George) I J	ROUTINE ### A. (MODDIR)	. g. g. g.	; ; ; ;	HOLEN COLUMN	CICAN CIV CIV CIV CIV CIV H. ENDP+1	HL. (HIPR) 3*X PONOFF	A, (MODDIR) 02H NZ,MOVLMT A,B	CHL) NZ,LMTCHI A,C HL	Ē
	LO =LOWPR,A=0,HL	CALL	985	3H645		\$22 \$	RANG S	54 <u>5</u> 5	38 K			Ë	MOVLM: JP LMTCHI: NOP			O P R O	ទ៩១គួន	5
	XI.	. <u>s</u>			UP1:					UP2:	UP4: UP5:	UP7: MOVLMT:	JOH THI	CONST:	FLAT:			
1	2A 8000"	08 CD 111E	78 BE 20 23	8 8 8 8 8 8 8 8	0008 34 8008 25 01		8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8	20 0E AF FD 58 800.73	60 52 18 05		:⊽æ 1008	53 50 50 50 50 50 50 50 50	33833 28 28 28 28 28 28 28 28 28 28 28 28 28		2A 8002" CD 111E	34 8008° 20 00 78 00 78 00	20 05 79 05 28 28	U
	1020	1023 1024	1027 1028 1029	201 202 202 203 203 203 203 203 203 203 203	201 200 200 200 200 200 200 200 200 200	3555 8888 8888	55 T T T T T T T T T T T T T T T T T T	1043 1043 1045	1044 445	104E	1053 1055	1059	1062 1065 1066	106C 106F 1072 1078 1078	107F 1082	1088 1088 1086	1086 1096 1091	N 0 2

LUTON1: EXX

COUNTY

SLOWING

4B 8006"

8

+ 4
+17:PULSE OFF/ON,TIMER,
PULSE-1 *** 173+23*X

111

88

4 12,7:PULSE=0 ?

1 4 119:PRATE 112,7

3834756483

ы

828888884B

5B 800A"

88

リスト4.3 任意パルス発生プログラム (6809 用)

リスト4.2 (つづき)

SPEED:

1### PONOFF:

STOP:

の基
Š
ŵ.
4
アポ
7
Þ
樹
孫

	n	_ 		* END PULSE * MODE & DIRECTION	# DO=O=CW.1=CCW	ATE	R RAMP RATE	A A A A A A A A A A A A A A A A A A A	* START PULSE	R X SAVE	* Y SAVE	* DO=CW PULSE	K D1=CCW PULSE	R DO=CW LIMIT (O=ON)	* DIECEW LIMIT (O-ON)		Ž,	7 (*) 6 **	\$ \$ \$	± ₩ *	2.22	> 0 · 0 · 0 · 0 · 0 · 0 · 0 · 0 · 0 · 0	×4:0+/+:/*	£3.	4 (2 22	ις: *	2 CH	14	2 2	9 (7 2	ũ	9#
908 \$0000: \$E000	RAM *****	***** *****	N 64	0-		-		AKEA EKEK	- (4	 (4		8		\$4001		E C	SPULSE Original							CONST	AMOODIR.	Ę.	LIMIT	200	<prate< td=""><td>ran L</td><td>KRATE</td><td>×.</td><td>QD 1811</td><td>A 44.</td></prate<>	ran L	KRATE	×.	QD 1811	A 44.
CPU=6803 EQU #(8.00 8.00 8.00 8.00 8.00 8.00 8.00 8.00		RMB	RMS	¥ 0	5 g 6 Q	9. 10.	RM6	EQU IN		200		OBG	?è	Š	39	Suga	CL84	¥8+86	C C	80	9	ANDE	ANDE	NC P	CMPA	ENE ENE ENE	9	LEAX	BRA	PSHS A
* % % OA M	****	LOWPR	PULSE	FNDP		PRATE	RRATE	****	STTP	WORK	SAVEP	POUT		LIMIT	*		BEGIN					* :) j										3	UP1 P
0000 0000 0000	0009 0005 0005	0000	0000 00103	0011 1000	0013	0000	0016	/ <u>00</u> 00	200 200	0000	0021	8628 8238	4000 4000 8000	0026	/700 0058	6/00 6/00	100 100 100 100 100 100 100 100 100 100	0031	7500 0033 0033	0034	0036		500 . 4073 E031	E057 0040	1700	0042 0043		E0/U' 0045		E02D* 0048	0020	0051 0052	E00F* 0053	0055
																	109E 04	900	325	93 93 93 93	3.4 3		20 % 10°C OC	27 41	80 90	0.40 0.00	F4 A001	27 20	91 09	26 08 45 08	D6 0A	8 8 8 8	20 E2	34 02
0000 0000 0000	0000	0000	000 000 000 000 000 000 000 000 000 00	9000		0000	0000	9000	900	000E	0010	9000		4001		0004	808	E003	6003	E00A	E067		- E	E014	E016	E018	E018	E01E	E025	E023	E028	E028	E02B	E020
÷ • •	LSE-1) **** 156+23*X			NO	NO	CY=0	es			_							-				•									•				

BEGIN DOWN FLAT LMTCHI LMTCHI CMDDIR PULSE SLOWI STOP UPS UPS

No Fatal error (S)

DELAY ENDP LIMIT LIMIT LMOVLMR MOVLMR PRATE ROM SLOWO SPEED STOP1 UP1

800E, 8006, 0081, 1036, 1050, 1003, 1031, 1055

CCONST DOWNO HIPR HIPR HIPR HOUT POUL RAM SLOW SLOW SLOW UP4 UP4

1060 8002" 1069 1082 1082 1082 8000 1101 1000 1003 1053 1053

リスト4.3 (つづき)

#0 #5 STOP #3 STOP #3 CPEATE #2 SLOWO #3 X,Y #3 X,Y #3 X,Y #3 X,Y #3 CC.A.B.DP,X,Y,U #15 CC.A.B.DP,X,Y,U #15 POUT #5				
CCHPY #0 BEG STOP BOOK CRAN CMRA CPRA CMRA CPRA CMRA CPRA CMRA CMRA CMRA CMRA CMRA CMRA CMRA CM		DELAY E03C HIPP 0002 HODIR 0003 RAM 0000 SPEED E04E	DOWN E094 LHTON E088 POUT A000 APPER 0010 UP E00F	
E08E 0111 E083 0114 0118 0118 0118 0122 0122 0122 0123 0123 0125 0125 0125	****	CONST E057 FLAT E060 LDWPR 0000 PULSE 0004 SLOW E033 WDRK 000E	DOUND E03D LMTCHK E05D PONDE E03F RRATE 000A STTP 000C	
E0987 108C 0000 E098 27 11 E098 27 11 E098 4.0 E082 4.0 E084 26 91 E084 30 85 E088 38 7F E088 38 7F E088 38 7F E088 57 70 E088 57 70 E088 57 70 E088 57 70 E088 57 70 E088 57 70	THEFT SYMEOL TABLE KEKEK	BEGIN EDOO ENDP 0006 CATON EDTD PPATE 0009 SLOV EDOS UP!	COWN 8:090 LIMIT 2:001 HOWNT 8:038 FOW 8:000 STOP 8:046	·
		. ;,		
#5 X, Y, U #15 X, Y, U #15 X, Y, U #15 #5 #5 #5 #6 #6 #1.PULSE OFF (POUT) #2 #2 #2 #2 #2 #2 #3 #4 #4 #4 #4 #4 #4 #5 #5 #5 #5 #5 #5 #5 #5 #5 #5 #5 #5 #5	#5 .Y.U #15 .Y.U #15	#5 #7:47+8#X #3 #3 #3	\$44 28 444	
# D D D D D D D D D D D D D D D D D D D				SAVEP CPULSE CSAVEP DOWN DOWN COUNT CCON CC.A.B.DP,X,Y,U CC.A.B.DP,X,Y,U
PULS BRA SLOWO PSHS BRA MOVLMT LBRA DELAY ************************************				LHTON STY LDD SUED TFR ERA LMTON LDY BRA DDWN LBRA DOWN PSHS DOWN CLRA 38+8#) SLCW STA
E00F1 0055 0055 0055 0055 0055 0055 0055		E060, 0083 E03F, 0083 E039, 0085 E039, 0086		6099 (0099 (
%84%%%% 87##\$86 \$44##\$86 \$44##\$8 \$44##	88.42 37.42 37.42	15 0000 80 00 86 00 100 01 100 01	20 11 11 11 12 12 13 13 14 15 15 15 15 15 15 15 15 15 15 15 15 15	103F 10 BC 04 10 120 02 1038 08 1038 08 108 00 108 00 18 000 45 7F 7F 7F 7F 7F 8F

4.2 マイコンを利用したステッピング・モータの制御

相励磁機能を加えたパルス発生プログラム

なるのですが, 汎用IC と違って比較的高価だという欠点があります. また, 使用するIC に PMM8713などの専用ICを使うとモータの相励磁回路はIC 1個となり,かなり簡単に よって励磁するモードが異なりますので,モータの種類によって IC, ひいてはプリント基 板を変更しなければならないという難点があります。

そこで, ここでは専用 IC は使わずに, 相励磁までマイコン側で行ってしまう方法につい て紹介しましょう.基本的には PMM8713 などのもっている機能をソフトウェアに置き換 えるわけです Ŋ 相モータ(2相, 2-3相励磁)のいずれかめモードが選択できます。またシングル・パルス・ 追加機能としては3相モータ(2相,1-2相励磁),4相モータ(2相,1-2相励磁),

表4.1 パルス発生プログラムによる計算順序と例

		Z80A	(4MHz)	Hz)) 6089	6809 (4MHz)		
プログラム	リスト4-2*	4-2.		ニス	リスト4-4	4	Ţ	リスト4-3*	3.	ſı	リスト4-5	2
周波数(pps)	106	و ا	_	-	10°			106			106	
X=HIPR, LOWPR 0.2	25(364-	0.25(364+23(X))	_	0.25(444+23(X))	1+23	(<u>X</u>	6	(X)8+86		=	118+8(X)	
パルス・レート	$(10^6/pps) - 91$	s) –91	Ľ	(106/pps) -111	(SG	111	(10	(10 ₆ /pps) – 98	-98	(10	$(10^6/pps) - 118$	-118
HIPR, LOWPR	5.75	75	 	5	5.75			∞			∞	
LOWPR (500pps)	332 (500pps)	(sdd	<u> </u>	328 (500.7pps)	0.7pj	(84	238	238 (499. 5pps)	(Sdi	235	235 (500.5pps)	(Sd
HIPR (2000pps)	71 (2003pps)	(Sddg)	_	68 (1992pps)	92pp	(8)	20	50 (2008pps)	(8)	48	48 (1992pps)	(S)
ENDP 261	1 130	0 87	260		130	87	188	94	62	187	86	62
PRATE 1	-	-	_		-	1		1	1	1	1	1
RRATE 1	2	က	1		2	3	1	2	8	1	2	3
PULSE	2000	00)2	2000			2000			2000	
周波数範囲 2.6	pps~1(2.6pps~10.989kpps 2.6pps~9.009kpps 1.9pps~9.434kpps 1.9pps~7.936kpps	ps 2.6	~sdd;	9.00	Экррѕ	1.9pp	s~9.43	4kpps	1.9pp	s~7.93	6kpps

定速時と開始(停止)時の周波数 [pps]を決める。

PRATE, RRATEは通常1にする。急に加減速する時はRRATEを増やし(N倍).

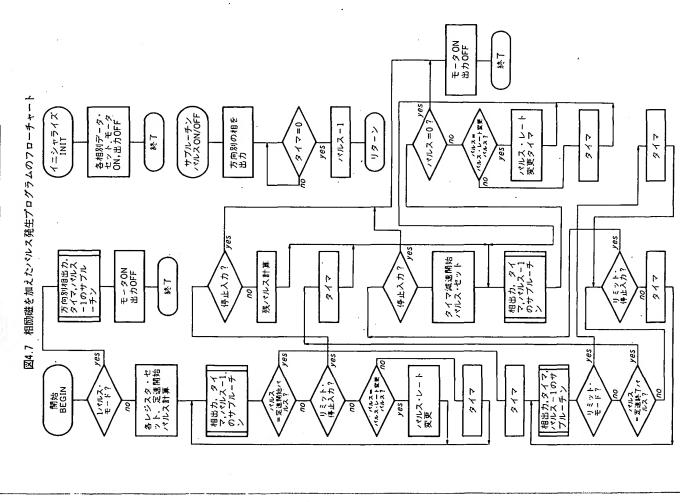
				,								S	ļ
	-5		S.	-118		(Sdd	(Sd	62	1	3		Збкрр	
	17 1 4-5	106	118+8(X)	(10 ⁶ /pps) - 118	∞	235 (500.5pps)	48 (1992pps)	93	1	2	2000	8~7~s	
4MHz)	ſı		=	(10,		235	48	187	1	1		1.9pp	
6809 (4MHz)	3 *			-98		ps)	(S)	62	1	3		1.9pps~9.434kpps 1.9pps~7.936kpps	
	リスト4-3*	106	(X)8+86	(10e/pps) -98	8	238 (499. 5pps)	50(2008pps)	94	1	2	2000	s~9.43	
	ı) .		66	(10		238	20(188	. 1	1			
	4		(X)	111		(Sd	(SI	87	1	3		9kpps	
	リスト4-4	106	0.25(444+23(X)	(106/pps) -111	5.75	328 (500.7pps)	68 (1992pps)	130	1	2	2000	00.6~	
4MHz)	ſı		0.25	(106		328	989	260	1	1		2.6pps	100
Z80A (4MHz)			(<u>X</u>	-91		<u></u>	(SC	87	1	3		2.6pps~10.989kpps 2.6pps~9.009kpps	1000
2	リスト4-2。	10^6	0.25(364+23(X))	$(10^6/pps) - 91$	5.75	332 (500pps)	71 (2003pps)	130	1	2	2000	~10.98	
	, Įı		0.25(3	(10		332	11	261	1	1		2.6pps	
CPU	プログラム	周波数 [pps]	X = HIPR, LOWPR	パルス・レート	HIPR, LOWPR	LOWPR (500pps)	HIPR (2000pps)	ENDP	PRATE	RRATE	PULSE	周波数範囲	

周波数 (pps) からLOWPR, HIPRを計算する。

4. HIPRとLOWPRの差を計算し, ENDPにする。 5. HIPRとLOWPRは監教のため、再度、関液数 (pps)を計算する。 6. PRATE, RRATEは通常1にする。をいずいきます。

3 で求めたENDP (I/N)を減らす。

PULSEはENDPの2倍より大きくする.



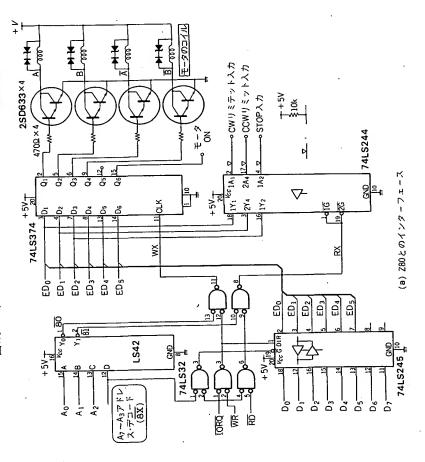
モードや即停止入力などの機能を追加しました。

相励磁の方法は各相出力のデータをテーブル上にパターンとしてもち、それを読み出し モータの励磁方法が容易に変更できます。ただし、追加機能の ために前述のパルス発生器よりも最高出力周波数は低下します。 て出力します. そのため,

この方法での各入力パラメータを計算した場合の方法と PMM8713を使用した場合と, 手順の例を表4.1に示しましす。

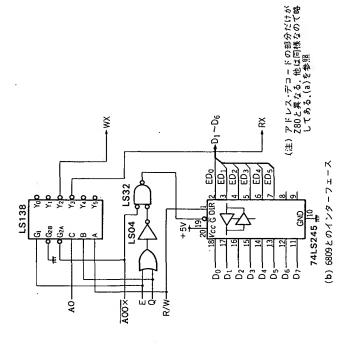
します.すると入力パラメータに沿った加減速動作 (前掲の図4.5を参照)をします.その しておく必要があります. その後は, 入力パラメータをセットしてから, BEGIN をコール 使用方法も前記とは異なります.まずイニシャライズとして,いったん INIT をコール フローチャートを図4.7に示します。

図4.8 マイコン・バスにインターフェースを追加した例-



4.2 マイコンを利用したステッピング・モータの制御

ただし、パルス出力方法と同様に、高速になるほど急にスピードが変わりますので、 PRATE, RRATEの設定には注意を要します この場合の実際のインターフェース回路を図4.8 に示します,図(a)の 280 のシステムの 場合は1/0 アドレスを 80H に, 図(b)の 6809 システムの場合は A000H に設定してありま す、そして、このシステムの場合にはD。一D。までが意味のあるデータとして扱われていま す.リスト4.4に 280 版,リスト4.5 に 6809 版のプログラム実例を示します. なお,以上で説明したマイコンによるステッピング・モータのパルス発生や相励磁では, イコンにほかの仕事を行わせることはできません、マイコンの仕事が複数並列になる場合 マイコンがこれらの仕事に専念するようになっています。したがってモータの制御中はマ には、第5章で述べるモータ制御専用のLSIの手を借りなければなりません



リスト4.4 相励磁を含むパルス発生プログラム (280 用)

1 3		
1		
1		
		•
•		-
•		4
		:

111 114 1 8 115 113 1 7 1 4 116:HL=EACH TABLE TOP ADD. 116:CCW MAX 1 4 113	120 113 1 4 1 7 1 7 1 3:1 PULSE ? 110 1 7 1 1 4 1 19 1 19 1 1 7:"MOTOR ON" = 0FF	114 1 4*A=0,CY=0 113* 116* 120* 120* 116 110 120 120* 110 14+HL'=STTP+1,BC'=(PULSE)	11X=LOWPR,A=0,HL~LOWPR,HL'=STTP+1,EC'= (PULSE),1Y=PHASE DATA ADD. 1 444+234X UP: EX 4A-AF' 141A=PRATE COUNTER UP: EX A-AF' 171SHIFT,TIMER,PULSE-1 *** 244+23*X LD A,B 171SHIFT,TIMER,PULSE-1 *** 244+23*X CALL PONOFF 117.SHIFT,TIMER,PULSE-1 *** 244+23*X CALL PONOFF 117.SHIFT,TIMER,PUL
GOUT), A IY, MAXTBL C C C C C C C C C C C C C C C C C C C	IV, (WORK1) A. (PHCNT) A. (PHCNT) B. (0 IV, BC IV,	IX,LOWPR A (RRATE+1),A (RRATE+1),A H, GPULSE) H, GENDP) H, BC (RNDP) H, STTPP, H H, STTPP+1 BC, (PULSE) H, CIMPRP	HL=(LOWPR), HL!= *X *A *A *A *A *A *A *A *A *C *H *A *C *H *A *C *H *A *C *H *A *C *A *C *A *A *A *A *A *A
598899999898	EGIN: POLCICE POLCICE SALL	MOTERS: CO	1 IX=LOWPR,A=0, 444+23 UP: EXAL CAL CAL UP: CAL UP:
52 8012 - 3	56 4 4 4 4 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8	4 0 0 0 4 4 0 0 0 4 0 0 1 0 0 0 1 0 0 0 1 0 0 0 1 0 0 0 1 0 0 0 1 0 0 0 1 0 0 0 1 0 0 0 1 0 0 0 1 0 0 0 0 1 0 0 0 0 1 0 0 0 0 1 0 0 0 0 1 0 0 0 0 1 0 0 0 0 1 0 0 0 0 1 0 0 0 0 1 0 0 0 0 1 0 0 0 0 1 0 0 0 0 1 0 0 0 0 1 0 0 0 0 0 1 0 0 0 0 0 1 0 0 0 0 0 1 0 0 0 0 0 1 0 0 0 0 0 1 0	
4101 1020 1020 1020 1020 1030 1030 1030 1	0.000 0.000	1055 1055 1056 1056 1056 1056 1074	1075 1076 1077 1077 1080 1081 1082 1083 1083 1088 1088
TITLE PULSE MOTOR CONTROL PROGRAM 3 .280 DSEG RAM EQU 01000H ROM EQU 01000H ! GRAM ***** !************************ ! GRG RAM ****** !*********************** ! LOWPR: 05 2 1 HI PULSE RATE HIPR: 05 2 1 HI PULSE RATE HIPR: 05 2 1 FOLLSE FATE FOLLSE FATE HIPR: 05 2 1 FOLLSE FATE FOLLSE FATE FOLLSE FATE FOLLSE FOLLSE FOLLSE FATE FOLLSE FATE FOLLSE FATE FOLLSE FOLLSE FOLLSE FATE FOLLSE FATE FOLLSE FATE FOLLSE FATE FOLLSE FATE FOLLSE FOLLSE FATE FOLLSE FOLLSE FATE FATE FOLLSE FATE FATE FOLLSE FATE FOLLSE FATE FATE FATE FATE FATE FATE FATE FAT	DS 1 WORK AREA ******	SI F US EACH TABLE TOP ADD.	ASEG ROM
00000° 8000 1000 8000° 8000° 8000°	8006°°°°°°°°°°°°°°°°°°°°°°°°°°°°°°°°°°°	80067 80117 80117 80117 90127 0080	8014" 1000 34 8008" 1005 E6 38 1007 CB 3F 1007 21 11C1 1006 4F 1007 05 00 1001 5F 1011 23 1012 56 1013 F6 57 1011 78

ATT.
Ţ
ĩ
4
7
ĸ
=

6 44 8 .4 8 .4 4 .4 LIMIT) 8 .1 17 17 17 17 4F AF FLAT

C S S S S S S S S S S S S S S S S S S S		77.7 208.4 62.4 1.4 1.0 1.0 1.0 1.0 1.0 1.0 1.0 1.0 1.0 1.0
LMTON1:	DOMNO:	SLOW:
88844888888888888888888888888888888888	82888888888888888888888888888888888888	AF AF CO 1172
######################################	2011	1150 1150 1153 1153 1155
	* **	
1 4# 1 4# 1 4 4	115 114 115 116 117 117:SHIFT,TIMER,PULSE-1 *** 244+23*X 117:SHIFT,TIMER,PULSE-1 *** 244+23*X 117:7:TO LIMIT ? 1 12,7:PULSE'H - ENDP'H ?	
A A COURT OF THE C	11 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	A.C. HL (HL) Z.DOWNO HL
20.0228.0228.028.028.028.028.028.028.028	CONST: PUSH 177 PUSH 179 PUSH	LMTCHK: EXX
COS 1005 COS		20 04 73 28 52 23 52 34 8008"
1080 1080 1080 1080 1080 1080 1080 1080	1000 1000 1000 1000 1000 1000 1000 100	1067 1068 1066 1066

H. (PULSE) E.C D.B A H. DE C.L B.H

04H NZ,STOP DOWN 04H NZ,STOP BC,(ENDP) 1 4 117:SHIFT,TIMER,PULSE-1 *** 244+23*X 1 4 リスト4.4 (つづき)

PHASE PATTERN ***** DW PT3.2,PT3.12,PT4.2,PT4.12,PT5.2,PT5.23	> CCW	4,20,28,29	23,26,26,38,31 23,27,26,2E,2C,3C,38,39,31,33	4,09		NII LLS WZ WZ 1 1 1 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2	(2) 1-1 E		
PATTERN ***** PT3.2.PT3.12.	16 CW < 23.26.25 21.23.22.2	23,26,20,29 21,23,22,26,24,20,28,29	23,26,2C,38,31 23,27,26,2E,2C	02,05,03,07,04,09		1108 LMTDN 8008" MDDDIR 1059 MDDDIR 118A PHCW2 1185 PHCW1 0080 PHCW1 1100 PT3.2			
****** PHASE PTABLE: DW	. RADIX PT3.2: 08 PT3.12: 08	••	PT5.2: 08 PT5.23: 08	MAXTBL: 08		11.11.11.11.11.11.11.11.11.11.11.11.11.			
11C1 11CD 11D0	23 28 21 23 28 24 23 23	'	11E2 23 26 2C 38 11E6 31 1E7 11E7 23 27 26 2E 11E8 2C 3C 38 39		Symbols: 1039 EEGIN 1151 DOWN 100B FLAT 0081 LIMIT	10FF LATCHK 30000 MOULN 108A MOULN 1179 PHOCU 8010 PHOTI 80009 PRATE 110A PTATE	116.7 P 15.23 8000 1152 S.OW 1192 SPEED 1078 UP 10AC UP4 1083 UP7	No Fatal error (s)	
						. ,.			
14. 14. 12.7:PULSE=0?	1 4 19:PRATE 12.7	720 112 19	1 7 111 110 PULSE-1) *** 227+23*X	113 112 102 10	119:00 TMAX 112.7 112.7 113 120	1119 111 1100:TIMER 1100:TIMER 112,730	1	113 113 120 110	11333774
2,570P.	AF,AF' A (IX+3) NZ,SLOWO A	DE, (RRATE) HL, DE SLOW1	Tioilins (POUT),A	A. CHODDIR) Z.PHCW A. CPHCNT) IY	INC A (IX+11H) OF (IX+11H) JR Z,PHCCW1 LD (PHCNT) A (PHCNT) A (LO IY, (WORK1)	A, (IY) A A A H. H. H. H., DE, -1 H., DE	BC A, (PHCNT) IY NC. PHCW1	A, CONTRAX) (PHCNT), A IY, (WORK2) PHSFT	A.A OFFH OFFH OFFH (PHCNT).A
e XX	MIO2X Subsection		SIUP CO AND OUT	1		PHSFT: LD OUT YOR PUSH SPEED: ADD	EXX DEC PHCW: LD PHCW: LD SUB SUB	#222; -	PHCW1: LD PHCCW1: AND PHCCW2: AND PHCCW2: LD JR
	8888 888 88 88 88	D 56 8004" 9 C7	ପ 75 ଓ ଓ ଓ	3A 8008" 28 26 34 8010"	50 23 28 34 11 28 34 11 28 8010* 50 28 806*	70 76 00 87 87 80 97 87 87 87 87 87 87 87 87 87 87 87 87 87	56 68 53 59 10 10 10 10 10 10 10 10 10 10 10 10 10	30 00 3A 8011; 32 8010; FD 2A 8012; C3 113E	77 66 FF 66 FF 32 8010" 13 CD
	2000 2000 2000 2000 2000 2000 2000			1172 3 1175 E 1177 2	1176 1176 1182 1184 1186 1187 1187 1187	1108 1108 1108 1108 1108 1108		1146 1148 1146 1146	1185 1186 118A 118C

114

第4章 マイコンによるモータの基本制御技術

Œ
6089)
4
1
. D
1
絮
ス発生プログラム
3
À
र्वता
420
相励磁を含むパルン
相
4
47 14.5
= =

	• •									
	4 4 D	#4 #2 #3:1 PULSE MODE ? #3:11MER 1 #7:0N #2:"MOTOR ON"OFF #5	ឌីសីសីភ ស ីដូ	#2 #4 #2 #2 #7: SHIFT, TIMEP.	PULSE-1:67+8#X #3 #4 #4	: ळेट्ट ४ छे छ	<u> </u>	*6 *4 *5 *5 *5 T,TIMER.PULSE-1)	F LOB (MODDIR #4 ANDB #1 ECO PHCM #3 LOB (PHCNT #4 CINCB (CNTMAX #4 CNTMAX #4 CNTMAX #4 CNTMAX #4 CNTMAX #4 CNTMAX #4 CNTMAX #4	+ + - + - + - +
(孝)	<phcnt <zero<="" td=""><td><pre><moddir #\$00000100="" #\$11011111<="" #1="" no1pls="" ponoff="" pre=""></moddir></pre></td><td><pre><pulse #1<="" <!cowpr="" <moddir="" <pulse="" <rnup="" <sttp="" pre=""></pulse></pre></td><td>#\$04 <saveb SXX PONDFF</saveb </td><td>STTP CONST LIMIT SAVEB</td><td>CMTON1 <prate td="" up1<=""><td>KRATE B.X UP Y ROUTINE *****</td><td>A DELAY DELAY LMTCHK OUTINE (PHASE SHIF- EGA-8*Y</td><td>#1 #1 PHCW <phcnt <cntmax PHCCW1</cntmax </phcnt </td><td><phcnt <<="" td=""></phcnt></td></prate></td></phcnt>	<pre><moddir #\$00000100="" #\$11011111<="" #1="" no1pls="" ponoff="" pre=""></moddir></pre>	<pre><pulse #1<="" <!cowpr="" <moddir="" <pulse="" <rnup="" <sttp="" pre=""></pulse></pre>	#\$04 <saveb SXX PONDFF</saveb 	STTP CONST LIMIT SAVEB	CMTON1 <prate td="" up1<=""><td>KRATE B.X UP Y ROUTINE *****</td><td>A DELAY DELAY LMTCHK OUTINE (PHASE SHIF- EGA-8*Y</td><td>#1 #1 PHCW <phcnt <cntmax PHCCW1</cntmax </phcnt </td><td><phcnt <<="" td=""></phcnt></td></prate>	KRATE B.X UP Y ROUTINE *****	A DELAY DELAY LMTCHK OUTINE (PHASE SHIF- EGA-8*Y	#1 #1 PHCW <phcnt <cntmax PHCCW1</cntmax </phcnt 	<phcnt <<="" td=""></phcnt>
リスト4.5 (つづき)	STA STA RTS	EEGIN LDA ANDA BED LDX LDX ANDE RTS	** NOTPLS LOY SUBBO	INCE ORE STE CLRA 113+8XX UP BSR	CMPY RED LDB ANDB	BNE INCA CMPA CLRA	LDB NEGB LEAX ERA BRA BRA UP1 PSHS	PULS JMP MOVLMT LERA DELAY LERA ****** SUBR(PONOFF LOB BEG PHCCW LOB CMP8 CMP8 EEE	PHSFT STB
ſı	0000 0000 0000 0000 0000 0000 0000 0000 0000	0050 0050 0051 0052 0053 E050 0054 0065	0067 0068 0070 0071 0073 0074	0075 0076 0077 0078 0078 E060 0080		EOCC* 0036 0037 0087 E060* 0089	0031 0032 0032 0034 0034 0035	0037 0038 E06A* 0098 E084* 0100	0102 0103 0103 010 5 010 5 0107 0107	0110
٠	97 10 · 39 14	88 98 98 98 98 98 98 98 98 98 98 98 98 9		8 4975 8 28	525 5 28		# 2888 # 2888	35 02 76 6043 15 0060 16 0047	8248824 8285 E55	
	8003 0103 7103	60000000000000000000000000000000000000	88847833 608378 608378 608378 608478	요 요 요 요 요 요 요 요 요 요 요 요 요 요 요 요 요 요 요	99999999999999999999999999999999999999	2000 2000 2000 2000 2000 2000 2000	E 6050	E062 E054 >E067 >E06A	E060 E057 E073 E073 E073 E076	E070
11 フトル 5 - 相隔 麻を会 むごい 入発生プログラム (6809 用)		CPU=5809 EQU \$0000 EQU \$6000 ORG RAM WEMDRY MAP #####	FMB 2 * PULSE RMB 2 * PULSE RMB 2 * FOULSE * RMB 1 * NODE & I * DO-D-CW * D1=0=PU * D5,04,0	. &	EMB 1 * RAMP RATE WURK ARE	28 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8	1/0 MAP ****** EQU \$4000 EQU \$A001	ORG LDB ANDB LSRB	Ę	CONTMAX
#		RAM ROM * *****	HIPR PULSE MODUIA	PRAT	STTP WORK	SAVE SAVE SAVE ZERO	FEET POUT LIMIT	* Tivi		
出 7 7 4 5 出	(an) C+1×1×1		0000 0000 0010 0011 0012 0013 0014 0015 0015 0015						ω. Θ 0	85 0053 11 0054 0055

E0EB 4F 0168	##### SYMBOL TABLE ####################################
STB	S CC.A.B.DP.X.Y.U X15 S CC.A.B.DP.X.Y.U X15 SLOW
	* SLOWO PSHS * NOP PULS * NOP PSHS * NOP PSH
E085 0111 E085 0114 0113 0116 0116 0118 0120 0120 0122 E0A5 0130 E0A5 0131 E0A7 0133 E0E7 0133 E0E7 0138 E0E7 0138 E0E8 0144 0144	0147 0148 0149 0150 0151 0155 0155 0157 0157 0150 0150
E082 94 P. C.5 E083 94 P. O.6 E083 95 P. O.6 E084 95 P. O.6 E084 95 O.6 E084 95 O.6 E085 95 O.6 E08	E005 35 7F E005 35 7F E005 35 7F E005 7E E0E3 E005 105 15 E005 105 15 E005 105 105 E005 105 105 105

#\$11011111 POUT

ANDE STB RTS

* STOP

* **** F PTABLE

02,05,03,07,04,09

888888 8<u>8</u>

PT3.2 PT4.2 PT5.2 PT5.2 # MAXTBL

DELAY E06A
INIT E000
HAYTEL E138
PHOUT A000
PT5.2 E123
RRATE E00A
SPEED E00A
ZERO 0014

HIPR LOWPR PHCCWI PONOFF ROM SLOWO

CONST E09D FLAT E0A7 LIMTON E0CC PHCDU E07C PHSFT E07C PT4.12 E121 RAM 0000 SLOW E0E9 UP1 E060

リスト4.5 (つづき)

*9:SHIFT,TIMER, PULSE-1:63+8*X

PONDEF

DOWN1 * SLOW

CCLRA CCLRA